

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-082219

(43)Date of publication of application : 21.03.2000

(51)Int.Cl. G11B 7/007
G11B 7/00
G11B 20/12

(21)Application number : 11-218227 (71)Applicant : MATSUSHITA ELECTRIC IND CO LTD

(22)Date of filing : 09.04.1997 (72)Inventor : KOISHI KENJI
OHARA SHUNJI
ISHIDA TAKASHI
SATO ISAO
TAKEMURA YOSHIYA
GUSHIMA TOYOJI
DEGUCHI HIRONORI
MITSUI YOSHITAKA

(30)Priority

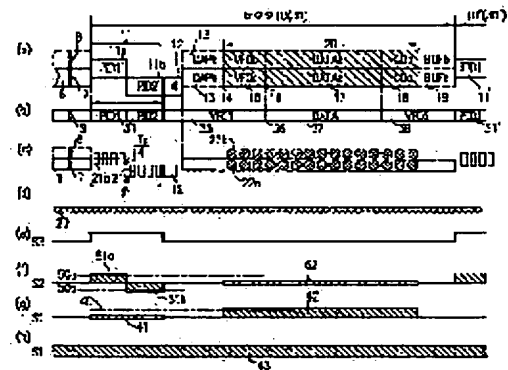
Priority number : 08089236	Priority date : 11.04.1996	Priority country : JP
08153948	14.06.1996	JP
08162643	24.06.1996	JP
08191887	22.07.1996	JP

(54) OPTICAL DISK AND REPRODUCING DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To reduce a circuit scale and to stably perform reproduction by arranging a second data synchronous series in further front of a first data synchronous series arranged on a top of an initial data block of the data blocks constituted of dividing an information data area to plural parts.

SOLUTION: Respective plural sectors of a first track are provided with a first header area 11 and a first data area 17 for a user. Respective plural sectors of a second track are provided with a second header area 31 and a second reproducing exclusive data area 37. Respective sectors are provided with the first data synchronous series arranged on the top of one side of the first data area 17 and the second data area 37 and specifying a start timing position of an information data area, the second data synchronous series arranged in front of the first data synchronous series and specifying the start timing position of the information data area and a third data synchronous series arranged in front of the second data synchronous series and having the repeat pattern of the modulation signal of the information data area.



(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2000-82219

(P2000-82219A)

(43) 公開日 平成12年3月21日(2000.3.21)

(51) Int.Cl. ⁷	識別記号	F I	テーマコード* (参考)
G 1 1 B 7/007		G 1 1 B 7/007	
7/00	6 5 6	7/00	6 5 6 A
20/12		20/12	

審査請求 有 請求項の数 4 O L (全 33 頁)

(21) 出願番号 特願平11-218227
(62) 分割の表示 特願平9-536064の分割
(22) 出願日 平成9年4月9日(1997.4.9)

(31) 優先権主張番号 特願平8-89236
(32) 優先日 平成8年4月11日(1996.4.11)
(33) 優先権主張国 日本 (J P)
(31) 優先権主張番号 特願平8-153948
(32) 優先日 平成8年6月14日(1996.6.14)
(33) 優先権主張国 日本 (J P)
(31) 優先権主張番号 特願平8-162643
(32) 優先日 平成8年6月24日(1996.6.24)
(33) 優先権主張国 日本 (J P)

(71) 出願人 000005821
松下電器産業株式会社
大阪府門真市大字門真1006番地
(72) 発明者 小石 健二
大阪府門真市大字門真1006番地 松下電器
産業株式会社内
(72) 発明者 大原 俊次
大阪府門真市大字門真1006番地 松下電器
産業株式会社内
(74) 代理人 100078282
弁理士 山本 秀策

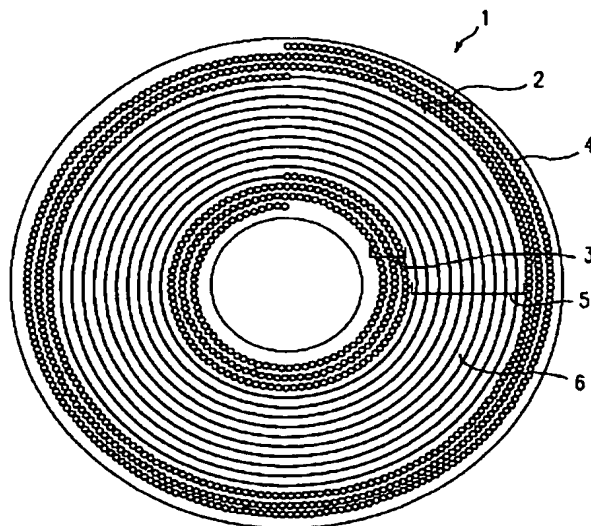
最終頁に続く

(54) 【発明の名称】 光ディスクおよび再生装置

(57) 【要約】 (修正有)

【課題】 記録再生装置の回路規模が小さく、安定な再生が可能な光ディスクの提供。

【解決手段】 書換可能な光ディスクの第1の記録領域は、ディスク基板上にスパイラル状もしくは同心円状に交互に配置されたグルーブトラック及びランドトラックからなる第1のトラックを有し、各第1のトラックは複数の第1のセクタに分割され、各第1のセクタは、それを識別するデータを含む第1のヘッダ領域と、記録面の光学特性を変化させた記録マークでユーザデータが記録される第1のデータ領域がある。第2のデータ記録領域は、該光ディスク基板上にスパイラル状もしくは同心円状に配列された物理的な凹凸形状のビット列で形成の第2のトラックを有し、各第2のトラックは複数の第2のセクタに分割され、各第2のセクタには、それらを識別するデータを含む第2のヘッダ領域と、ビット列で再生専用データが記録の第2のデータ領域とがある。



【特許請求の範囲】

【請求項 1】 書換可能な第 1 の記録領域と、再生専用の第 2 の記録領域とを有する光ディスクであって、該第 1 の記録領域は、ディスク基板上にスパイラル状もしくは同心円状に交互に配置された溝部であるグルーブトラック及び溝間部であるランドトラックからなる第 1 のトラックを有し、各第 1 のトラックは複数の第 1 のセクタに分割され、各第 1 のセクタは、該第 1 のセクタを識別する識別データを含む第 1 のヘッダ領域と、記録面の光学特性を変化させた記録マークによってユーザデータが記録される第 1 のデータ領域とを有し、該第 2 の記録領域は、該光ディスク基板上にスパイラル状もしくは同心円状に配列された物理的な凹凸形状のビット列によって形成された第 2 のトラックを有し、各第 2 のセクタは、ビット列によって再生専用データが記録された第 2 のデータ領域を有し、該第 1 及び第 2 のデータ領域の少なくとも一方は、該データ領域の先頭に配置され、該情報データ領域の開始タイミング位置を特定させる第 1 のデータ同期系列と、該第 1 のデータ同期系列の前に配置され、該情報データ領域の開始タイミング位置を特定させる第 2 のデータ同期系列と、該第 2 のデータ同期系列の前に配置され、該情報データ領域における変調符号の特定の繰り返し配列パターンを有する第 3 のデータ同期系列と、を有し、前記情報データ領域は複数のデータブロックに分割して配置され、各データブロックの先頭に前記第 1 のデータ同期系列が配置され、分割して配置された前記複数のデータブロックの最初のデータブロックの先頭に配置された該第 1 のデータ同期系列の更に前に、前記第 2 のデータ同期系列が配置された、光ディスク。

【請求項 2】 前記第 2 のデータ同期系列における「1」を 1 値に、「0」を -1 値に変換して全符号を積算したデジタル積算値が零である、請求項 1 に記載の光ディスク。

【請求項 3】 前記第 2 のデータ同期系列は、前記情報データ領域におけるマーク長（「1」もしくは「0」レベル）及びスペース長（「0」もしくは「1」レベル）の変調符号則上の制限値である最大長及び最小長を満足する、請求項 1 に記載の光ディスク。

【請求項 4】 前記第 2 のデータ同期系列における前記マーク長及び前記スペース長の平均値は、前記第 3 のデータ同期系列のマーク長及びスペース長より長い、請求項 1 に記載の光ディスク。

【請求項 5】 前記第 2 のデータ同期系列は、4 ビットを一組とした符号シンボル、「0100」、「0010」、「1000」、「0001」、「0000」のいずれかのシンボルを複数個組み合わせる構成されるデータ系列である、請求項 1 に記載の光ディスク。

【請求項 6】 前記第 2 のデータ同期系列は、「0000 0100 0100 1000 0010 0001 0010 0000 1000 0010 0001 0000」の符号系列を含むデータ系列である、請求項 1 に記載の光ディスク。

【請求項 7】 書換可能な第 1 の記録領域と、再生専用の第 2 の記録領域とを有する光ディスクを再生する光ディスク装置であって、

該第 1 の記録領域は、ディスク基板上にスパイラル状もしくは同心円状に交互に配置された溝部であるグルーブトラック及び溝間部であるランドトラックからなる第 1 のトラックを有し、各第 1 のトラックは複数の第 1 のセクタに分割され、各第 1 のセクタは、該第 1 のセクタを識別する識別データを含む第 1 のヘッダ領域と、記録面の光学特性を変化させた記録マークによってユーザデータが記録される第 1 のデータ領域とを有し、該第 2 の記録領域は、該光ディスク基板上にスパイラル状もしくは同心円状に配列された物理的な凹凸形状のビット列によって形成された第 2 のトラックを有し、各第 2 のトラックは複数の第 2 のセクタに分割され、各第 2 のセクタは、ビット列によって再生専用データが記録された第 2 のデータ領域を有し、該第 1 及び第 2 のデータ領域の少なくとも一方は、該データ領域の先頭に配置され、該情報データ領域の開始タイミング位置を特定させる第 1 のデータ同期系列と、該第 1 のデータ同期系列の前に配置され、該情報データ領域の開始タイミング位置を特定させる第 2 のデータ同期系列と、該第 2 のデータ同期系列の前に配置され、該情報データ領域における変調符号の特定の繰り返し配列パターンを有する第 3 のデータ同期系列と、を有し、前記情報データ領域は複数のデータブロックに分割して配置され、各データブロックの先頭に前記第 1 のデータ同期系列が配置され、分割して配置された前記複数のデータブロックの最初のデータブロックの先頭に配置された該第 1 のデータ同期系列の更に前に、前記第 2 のデータ同期系列が配置された、光ディスクを再生する光ディスク装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、光ディスクに関し、特に、書換可能エリアと再生専用エリアとを有する光ディスク上のデータフォーマットに関する。

【0002】

【従来の技術】光ディスクには、記録されたデータを再生するだけの再生専用型光ディスクと、ユーザがデータを記録することができる書換可能型光ディスクとがあ

る。再生専用型光ディスクにおいては、ディスク基材上にスパイラル状あるいは同心円状のトラックが設けられ、このトラックに沿って、記録する情報に従った物理的な凹凸形状（ビット列）が形成される。書換可能型光ディスクにおいては、ディスク基材上にスパイラル状あるいは同心円状の溝を設け、その上に記録膜が形成される。この溝に沿ってトラックが設定される。ユーザがデータを記録する場合には、レーザービームをトラックに沿って照射し、例えば、記録する情報に従ってレーザービームの強度を変調することにより、記録膜に光学特性の異なる領域（記録マーク）を形成する。

【0003】一般に、光ディスクでは、データを記録および再生する単位として、1回転のトラックを複数のセクタ（データ単位）に区切ることで、必要なデータの光ディスク上の位置を管理し、データの検索を高速にできるようにしている。

【0004】また、再生専用型光ディスクと書換可能型光ディスクとは、そのデータフォーマットや変調符号などは、それぞれ異なっている。書換可能型光ディスクのデータフォーマットは、ユーザがセクタ毎にデータを記録することを可能にするため、例えば、各セクタの記録領域の先頭にレーザーのパワーを設定させるための領域を設けたり、記録領域の終端部にはスピンドルモーターの回転変動を吸収するための領域を設けることが必要となる。一方、再生専用型光ディスクでは、ユーザによるデータの書き換えには対応しなくてよい。従って、再生専用の光ディスクの場合、作製時の情報記録は高精度に行うことができ、書換可能型光ディスクのようにユーザ記録のための余分な領域を設ける必要がない。

【0005】図21は書換可能エリア及び再生専用エリアを有する従来の光ディスク301の構造を示す図である。光ディスク301は、ディスク基板上に記録膜が形成され、ユーザがデータを記録再生できるようになっている。図21に示すように、光ディスク301には、その外周部に設けられた再生専用エリア302、内周部に設けられた再生専用エリア303、及び再生専用エリア302と303との間に形成された書換可能エリア305を有している。

【0006】再生専用エリア302及び303において、情報やデータは、予め、物理的な凹凸形状のビット列304を形成することにより記録される。書換可能エリア305には溝状の案内トラック306が形成されており、ユーザは、このトラックのグループ（溝部：グループトラック）もしくはランド（溝間部：ランドトラック）をトラッキングしながら情報やデータを記録再生する。

【0007】図22は、図21の光ディスク301の記録再生を行うための、従来の光ディスク記録再生装置300の構成を示すブロック図である。図22に示されるように、光ディスク記録再生装置300は、データを記

録あるいは再生するための光ヘッド307、書換可能エリア305からの再生信号を処理する第1の信号処理部320、再生専用エリア302及び303からの再生信号を処理する第2の信号処理部330、及び光ヘッド307からの再生信号を第1及び第2の信号処理部に切り替えて出力するスイッチ308を備えている。第1の信号処理部320は、第1の2値化回路309、第1のPLL（Phase-Locked Loop）310、第1のタイミング発生回路311、第1の復調器312を有し、同様に、第2の信号処理部330は、第2の2値化回路313、第2のPLL314、第2のタイミング発生回路315、第2の復調器316を有している。

【0008】書換可能エリア305に記録されたデータを再生する場合は、スイッチ308を第1の信号処理部320側のA端子に切り替える。再生信号は、まず、第1の2値化回路309でデジタル信号に変換され、第1のPLL310によりクロック再生が行われる。次に、第1のタイミング発生回路311によって、ユーザデータを読み込むゲート信号が発生され、第1の復調器312によってバイナリデータに復調される。復調されたデータは、第1の出力端子317から出力される。

【0009】再生専用エリア302あるいは303に記録されたデータを再生する場合、従来の光ディスク301では、上述のように、書換可能エリア305と再生専用エリア302及び303とに記録されたデータのフォーマットや変調符号が異なるため、別に、再生専用エリア用の第2の信号処理回路330を用いる必要がある。従って、再生専用エリア302あるいは303のデータを再生する場合、スイッチ308を第2の信号処理回路330側のB端子に切り替える。再生信号は、上述の場合と同様に、第2の2値化回路313でデジタル信号に変換され、第2のPLL314によりクロック再生が行われる。次に、第2のタイミング発生回路315によって、ユーザデータを読み込むゲート信号が発生され、第2の復調器316によってバイナリデータに復調される。復調されたデータは、第2の出力端子318から出力される。

【0010】図23は、従来の書換可能型光ディスク301における1つのセクタ400内のデータフォーマットを説明する図である。

【0011】図23に示されるように、セクタ400の先頭にはセクタ識別データ領域401が配置される。続いて、ギャップ領域402及びVFO領域403が配置され、その後に情報データ領域450及びバッファ領域409が設けられる。セクタ識別データ領域401には、セクタの管理のためのアドレス情報などが記録される。ギャップ領域402は、データ記録始端の信号乱れを吸収したり、記録用のレーザーパワーを設定する領域である。情報データ領域450に記録するデータは、複数のデータブロック405a、405b、・・・に分割さ

れ、各データブロックの先頭にデータ同期系列404a、404b、・・・が各々付加されて記録される。ここで、データ同期系列404（404a、404b、・・・）には、記録用符号で変調した他の領域のデータでは発生しない特定の符号パターンが記録される。また、VFO領域403には、単一の周期を持つ符号の繰り返しパターンが記録され、再生時にクロックの引き込みを安定化させる。バッファ領域409は記録終端における回転変動を吸収する。

【0012】上記のようなデータフォーマットによれば、再生時には、まず、VFO領域403の繰り返しパターンにより、PLL回路でのクロックの引き込みを安定化させる。クロックが十分に安定化した後、データ同期系列404aを検出し、情報データ領域450の先頭であることを認識し、最初のデータブロック405aを再生する。続いて、データ同期系列404bを検出し、次のデータブロック405bを再生する。以下同様の動作を繰り返すことにより、情報データ領域450のデータを安定に再生することができる。

【0013】また、このように、データブロック405毎に同期系列404を付加することにより、ドロップアウトなどのエラーが発生してデータ再生の同期がずれた場合でも、次のデータブロックから再び同期を取り直してデータ再生を続行することが可能となる。

【0014】

【発明が解決しようとする課題】しかしながら従来の光ディスクの構成では、上述のように書換可能エリアと再生専用エリアとにおいてデータフォーマットや変調符号が異なっている。従って、光ディスクの記録再生装置の信号処理回路を、書換可能エリア用と再生専用エリア用とで2系統設ける必要があるため、回路規模が複雑で大きくなるという問題点があった。

【0015】本発明は上記課題に鑑みてなされたものであり、その目的とするところは、書換可能エリアと再生専用エリアとを有する光ディスクであり、かつ記録再生装置の回路規模が小さく、安定な再生が可能な光ディスクを提供することにある。

【0016】

【課題を解決するための手段】本発明による光ディスクは、書換可能な第1の記録領域と、再生専用の第2の記録領域とを有する光ディスクである。第1の記録領域は、ディスク基板上にスパイラル状もしくは同心円状に交互に配置された溝部であるグルーブトラック及び溝間部であるランドトラックからなる第1のトラックを有し、各第1のトラックは複数の第1のセクタに分割され、各第1のセクタは、該第1のセクタを識別する識別データを含む第1のヘッダ領域と、記録面の光学特性を変化させた記録マークによってユーザデータが記録される第1のデータ領域とを有している。第2のデータ記録領域は、該光ディスク基板上にスパイラル状もしくは同

心円状に配列された物理的な凹凸形状のビット列によって形成された第2のトラック（複数）を有し、各第2のトラックは複数の第2のセクタに分割され、各第2のセクタは、該第2のセクタを識別する識別データを含む第2のヘッダ領域と、ビット列によって再生専用データが記録された第2のデータ領域とを有している。第1のヘッダ領域は物理的な凹凸形状の第1のビット列を含み、該第1のビット列の各ビットは、該グルーブトラックの幅と実質的に等しい該光ディスク半径方向の幅を有し、かつ該グルーブトラックの中心線から該グルーブトラックのピッチの約4分の1だけ外周または内周側にずらされて配置され、第2のヘッダ領域は物理的な凹凸形状の第2のビット列を含み、該第2のビット列の各ビットは、該グルーブトラックの幅より狭い該光ディスク半径方向の幅を有し、かつトラックされる該第2のトラックのほぼ中心線上に配置されており、このことにより上記目的が達成される。

【0017】1つの実施形態によれば、前記第1のヘッダ領域のデータ系列と、前記第2のヘッダ領域のデータ系列とは、同じ変調符号で変調されており、前記第1のデータ領域のデータ系列と、前記第2のデータ領域のデータ系列とは、同じ変調符号で変調されている。

【0018】好ましくは、前記第1のヘッダ領域の前記識別データと前記第2のヘッダ領域の前記識別データは、同じデータ配列及び同じデータ容量のデータフォーマットを有しており、前記第1のデータ領域と前記第2のデータ領域とは、同じデータ配列及び同じデータ容量のデータフォーマットを有している。

【0019】好ましくは、前記書換可能な第1の記録領域における前記第1のヘッダ領域と前記第1のデータ領域とのデータビット間隔と、前記再生専用の第2の記録領域における前記第2のヘッダ領域と前記第2のデータ領域とのデータビット間隔とが実質的に等しい。

【0020】1つの実施例によれば、前記書換可能な第1の記録領域において、前記第1のセクタの各々は、前記第1のヘッダ領域と前記第1のデータ領域との間に配置された、ミラーマーク領域、ギャップ領域、及び第1のダミーデータ領域を有し、更に、該第1のデータ領域とその次の第1のセクタのヘッダ領域との間に配置された、ガードデータ領域及びバッファ領域を有しており、前記再生専用の第2の記録領域において、前記第2のセクタの各々は、前記第2のヘッダ領域と前記第2のデータ領域との間に配置された第2のダミーデータ領域を有し、更に、該第2のデータ領域とその次の第2のセクタの第2のヘッダ領域との間に配置された第3のダミーデータ領域を有する。

【0021】好ましくは、前記第1のダミーデータ領域、前記第2のダミーデータ領域、及び前記第3のダミーデータ領域は、記録すべきデータの変調に用いられる変調符号の特定の配列パターンを有する。

10

20

30

40

50

【0022】本発明による光ディスクは、書換可能な第1の記録領域と、再生専用の第2の記録領域とを有する。第1の記録領域は、ディスク基板上にスパイラル状もしくは同心円状に交互に配置された溝部であるグルーブトラック及び溝間部であるランドトラックからなる第1のトラックを有し、各第1のトラックは複数の第1のセクタに分割され、各第1のセクタは、該第1のセクタを識別する識別データを含む第1のヘッダ領域と、記録面の光学特性を変化させた記録マークによってユーザデータが記録される第1のデータ領域とを有している。第2のデータ記録領域は、該光ディスク基板上にスパイラル状もしくは同心円状に配列された物理的な凹凸形状のビット列によって形成された第2のトラックを有し、各第2のトラックは複数の第2のセクタに分割され、各第2のセクタは、該第2のセクタを識別する識別データを含む第2のヘッダ領域と、ビット列によって再生専用データが記録された第2のデータ領域とを有している。第1及び第2の記録領域のデータ系列は同じ変調符号を用いて変調されており、該第1及び第2のセクタは同一のデータ容量を有し、該第1及び第2のヘッダ領域の識別データは同じデータ配列を有し、該第1及び第2のデータ領域は、同じデータ配列及び同じデータ容量のデータフォーマットを有しており、このことにより上記目的が達成される。

【0023】1つの実施例において、前記第1のセクタの各々は、前記第1のヘッダ領域と前記第1のデータ領域との間に配置された第1のダミーデータ領域を有し、前記第2のセクタの各々は、前記第2のヘッダ領域と前記第2のデータ領域との間に配置された第2のダミーデータ領域と、該第2のデータ領域とその次の第2のセクタの第2のヘッダ領域との間に配置された第3のダミーデータ領域とを有し、該第2及び第3のダミーデータ領域は、少なくともその一部に、前記ディスク基板の内側もしくは外側に隣接するトラックにおける対応するダミーデータ領域のデータ系列とは異なるデータ系列のデータを含む。

【0024】1つの実施例において、前記第2及び第3のダミーデータ領域は、少なくともその一部に、隣接するトラックの対応するダミーデータ領域に配置されるデータ系列とは相関のないランダムデータ系列を含む。

【0025】前記ランダムデータ系列は、M系列シーケンスによって発生されるデータ系列である場合がある。

【0026】前記第2及び第3のダミーデータ領域は、少なくともその一部に、隣接するトラックの各ダミーデータ領域のデータ系列とは相関のないランダムデータ系列と、該ランダムデータ系列に引き続いて配置される変調符号に含まれる特定の配列パターンとを含む場合がある。

【0027】前記第2及び第3のダミーデータ領域は、少なくともその一部に、前記第2のデータ領域の開始タ

イミング位置を特定させるためのデータ同期系列を含む場合がある。

【0028】前記第2及び第3のダミーデータ領域に含まれる前記データ同期系列は、複数種類のデータ同期系列パターンが1トラック毎に切り換えて配置される場合がある。

【0029】前記第2及び第3のダミーデータ領域は、少なくともその一部に、予め定められた特定のデータを前記セクタ識別データのアドレス情報に基づいてスクランブルを行い、前記変調符号で変調して生成されたパターンを有する場合がある。

【0030】1つの実施例において、前記第1のセクタあるいは前記第2のセクタの所定数 k 個(k は整数)によって1つの誤り訂正ブロックを構成し、 k 個の整数倍のセクタにデータを記録し、 k 個以下の残りのセクタにダミーデータを記録する。

【0031】本発明による光ディスクは、書換可能な第1の記録領域と、再生専用の第2の記録領域とを有する光ディスクであり、該第1の記録領域は、ディスク基板上にスパイラル状もしくは同心円状に交互に配置された溝部であるグルーブトラック及び溝間部であるランドトラックからなる第1のトラックを有し、各第1のトラックは複数の第1のセクタに分割され、各第1のセクタは、該第1のセクタを識別する識別データを含む第1のヘッダ領域と、記録面の光学特性を変化させた記録マークによってユーザデータが記録される第1のデータ領域とを有し、該第2のデータ記録領域は、該光ディスク基板上にスパイラル状もしくは同心円状に配列された物理的な凹凸形状のビット列によって形成された第2のトラックを有し、各第2のトラックは複数の第2のセクタに分割され、各第2のセクタは、該第2のセクタを識別する識別データを含む第2のヘッダ領域と、ビット列によって再生専用データが記録された第2のデータ領域とを有する。該第1及び第2のデータ領域の少なくとも一方は、該データ領域の先頭に配置され、該情報データ領域の開始タイミング位置を特定させる第1のデータ同期系列と、該第1のデータ同期系列の前に配置され、該情報データ領域の開始タイミング位置を特定させる第2のデータ同期系列と、該第2のデータ同期系列の前に配置され、該情報データ領域における変調符号の特定の繰り返し配列パターンを有する第3のデータ同期系列と、を有しており、そのことにより上記目的が達成される。

【0032】1つの実施例において、前記情報データ領域は複数のデータブロックに分割して配置され、各データブロックの先頭に前記第1のデータ同期系列が配置され、分割して配置された前記複数のデータブロックの最初のデータブロックの先頭に配置された該第1のデータ同期系列の更に前に、前記第2のデータ同期系列が配置されている。

【0033】好ましくは、前記第2のデータ同期系列に

における「1」を1値に、「0」を-1値に変換して全符号を積算したデジタル積算値が零である。

【0034】好ましくは、前記第2のデータ同期系列は、前記情報データ領域におけるマーク長（「1」もしくは「0」レベル）及びスペース長（「0」もしくは「1」レベル）の変調符号則上の制限値である最大長及び最小長を満足する。

【0035】好ましくは、前記第2のデータ同期系列における前記マーク長及び前記スペース長の平均値は、前記第3のデータ同期系列のマーク長及びスペース長より長い。

【0036】好ましくは、前記第2のデータ同期系列は、4ビットを一組とした符号シンボル、「0100」、「0010」、「1000」、「0001」、「0000」のいずれかのシンボルを複数個組み合わせで構成されるデータ系列である。

【0037】更に好ましくは、前記第2のデータ同期系列は、「0000 0100 0100 1000 0010 0001 0010 0000 1000 0010 0001 0000」の符号系列を含むデータ系列である。

【0038】

【発明の実施の形態】以下、図面を参照しながら本発明の実施の形態を説明する。

（実施例1）本実施例による光ディスクは、ユーザがデータを記録再生できるように、ディスク基板上に記録膜が形成されている。図1に示すように、本実施例による光ディスク1は、その外周部に設けられた再生専用エリア2、内周部に設けられた再生専用エリア3、及び再生専用エリア2と3との間に形成された書換可能エリア5

を有している。

【0039】再生専用エリア2及び3においては、スパイラル状もしくは同心円状に配列された物理的な凹凸形状のビット列によってトラックが形成されている。ビット列の各ビットは、再生専用エリア2及び3に記録する再生専用データに従ったビット長さ及び配列で形成される。書換可能エリア5においては、ディスク基板上にスパイラル状もしくは同心円状に案内溝（案内トラック）6が形成されている。情報やデータは、案内溝6の溝部であるグルーブトラック及びその溝間部であるランドトラックに記録される。グルーブトラック及びランドトラックを合せて情報トラックと称することにする。尚、図1においてはいずれのエリアにおいても、スパイラル状のトラックが示されている。

【0040】書換可能エリア5の情報トラックは複数のセクタに分割され、各セクタは、そのセクタを識別する識別データを含む第1のヘッダ領域と、記録面の光学特性を変化させた記録マークによってユーザデータが記録される第1のデータ領域とを含んでいる。同様に、再生専用エリア2及び3においても、トラックは複数のセク

タに分割され、各セクタは、そのセクタを識別する識別データを含む第2のヘッダ領域と、ビット列によって再生専用データが記録された第2のデータ領域とを有している。このように、光ディスクの1回転のトラックを複数のセクタ（データ単位）分割することにより、このセクタに基づいて必要なデータの位置管理やデータの検索を高速に行うことができる。

【0041】図2（a）～図2（h）は本実施例による光ディスク1のデータフォーマットを説明する図である。まず、書換可能エリア5のデータフォーマットを説明する。図2（a）は、書換可能エリア5の各セクタ10におけるデータフォーマット例を示し、図2（c）は対応する情報トラックの物理形状を示している。尚、図2（a）においては、図2（c）との比較のため、隣接する2つの情報トラックのデータフォーマットをその物理的配列に対応させて示している。図2（a）に示されるように、溝状に形成された案内トラック6に対し、その溝部がグルーブトラック7となり、溝間部がランドトラック8となる。従って、光ディスク1上の書換可能エリア5では、グルーブトラック7及びランドトラック8が交互に配置される。ユーザは、グルーブトラック7及びランドトラック8を各々にトラッキングすることにより、所望の情報（ユーザデータ）をグルーブトラック7及びランドトラック8の両方に記録できる。

【0042】図2（a）に示すように、書換可能エリア5において、セクタ10は、第1のヘッダ領域11（セクタ識別データPID1及びPID2）及び情報領域20を含んでいる。第1のヘッダ領域11と情報領域20の間には、ミラーマーク12（M）及びギャップ領域13（GAPa及びGAPb）が設けられる。情報領域20は、後に詳述するように、第1のダミーデータ領域15（VFO領域：VFOa及びVFOb）、第1のデータ領域17（DATAa及びDATAb）、及びガードデータ領域18（GDa及びGD b）を含んでいる。また、情報領域20と、その次のセクタ10'の第1のヘッダ領域11'との間には、バッファ領域19（BUF a及びBUF b）が設けられる。また、グルーブトラック7に設けられる領域をa（例えば、VFOa及びDATAaなど）、ランドトラック8に設けられる領域をb（例えば、VFOb及びDATAbなど）で示している。特に断らない限り、以下の記載でも同様である。

【0043】第1のヘッダ領域11は、図2（c）に示すように、物理的な凹凸形状のビット列21（ビット列21a及び21b）を含んでいる。ビット列21の各ビットのディスク半径方向の幅は、案内溝6（グルーブトラック7）の幅と実質的に等しい。また、ビット列21a及び21bは、対応する案内溝6の中心線から案内溝6のピッチ（グルーブピッチTp）の約4分の1だけ外周または内周側にずらして配置されて（wobbled）いる。本実施例では、第1のヘッダ領域11は前半部11a及

10

20

30

40

50

び後半部11bに別れており、前半部に対応するビット列21aが外周側にずらされ、後半部に対応するビット列21bが内周側にずらされている。

【0044】このように、ビット列21a及び21bを案内溝6（グルーブトラック7）の中心からずらして配置することにより、グルーブトラック7及びランドトラック8のいずれに対してトラッキングサーボを行う場合にも、第1のヘッダ領域11を再生することが可能となる。このことにより、グルーブトラック7およびランドトラック8専用のヘッダ領域を別々に設ける必要がなくなる。

【0045】もし、グルーブトラック7及びランドトラック8の各々に専用のヘッダ領域を設ける場合には、グルーブトラック7とランドトラック8の位置を表す各々のビット列がお互いに重ならないようにするために、案内溝6の幅より狭い幅のビット列を形成する技術が必要になる。このような幅の狭いビット列は、案内溝6をカッティングするビームとは別のビームを用いてカッティングを行えば可能であるが、2つのビームの位置精度を一定に保つのは困難である。

【0046】本実施例によれば、案内溝6を形成するためのカッティングビームを案内溝6（グルーブトラック7）中心から左右にA0変調器等を用いてウォブリングすることにより、別のカッティングビームを設ける必要がなく、第1のヘッダ領域11（ビット列21）を光ディスク1上に容易かつ高精度に形成することができる。

【0047】ヘッダ領域11の後に設けられるミラーマーク12は、グルーブトラック7またはランドトラック8のいずれをトラッキングしているかを判定するために使用される。

【0048】ギャップ領域13（13a及び13b）は、光ディスク1の回転ジッターがある場合にも、情報領域20の始端14がミラーマーク12や第1のヘッダ領域11に重ならないように、グルーブトラック上（13a）及びランドトラック上（13b）上に設けられる領域である。

【0049】情報領域20は、ユーザが所望のデータを記録する領域であり、上述のように、第1のダミーデータ領域15（VFOa及びVFOb）、第1のデータ領域17（DATAa及びDATAb）、及びガードデータ領域18（GDa及びGDb）を含んでいる（図2（a））。情報領域20においては、光ディスク1上に形成された記録膜にレーザビームを照射して、記録膜の光学特性（反射率）を変化させることにより情報が記録される。例えば、結晶状態の記録膜をアモルファス状態に変化させることにより、他の部分と反射率の異なる記録マークを形成することができる。図2（c）に示されるように、グルーブトラック7には記録マーク列22aが形成され、ランドトラック8には記録マーク列22bが形成される。

【0050】第1のダミーデータ領域15は、例えば、光ディスク1からの再生信号の処理回路におけるPLL引き込みを早く安定に動作させるために、特定のパターンを記録するVFO領域である。ダミーデータ領域15には、データの変調に用いられる変調符号の特定パターン（特定のビット長）が連続して記録される。第1のデータ領域17には、エラー訂正符号等を含んだ所望のユーザデータが記録される。ガードデータ領域18は、再生信号の処理回路の安定性確保のために、第1のデータ領域17の終端に配置される。

【0051】バッファ領域19はなにもデータを記録しない領域であり、ギャップ領域13と同様に、光ディスク1の回転ジッターがある場合にも、情報領域20の終端が次のセクタ10'のヘッダ領域11'重ならないように設けられる。

【0052】書換可能エリア5においては、以上説明したデータフォーマットに従って、グルーブトラック7及びランドトラック8にデータが記録される。

【0053】次に、図2（b）及び図2（d）を参照して、再生専用エリア2及び3におけるデータフォーマットを説明する。図2（b）は、再生専用エリア2あるいは3のトラック9の各セクタ10におけるデータフォーマット例を示し、図2（d）は対応するビット列によるトラックの物理形状を模式的に示している。

【0054】再生専用エリア2及び3においては、予め記録されるビット列（プリビット）によってトラック9が形成される。図2（d）に示されるように、再生専用エリア2及び3におけるビット列は、どのデータ領域においても同様の物理フォーマットに従って形成される。即ち、ビット列29は、光ディスク1の半径方向の幅（ビット幅）が、書換可能エリア5に形成される案内溝6（グルーブトラック7）の幅（グルーブ幅）より狭く、かつトラッキングサーボされるトラックのほぼ中心線上に全てのビットが配列される。

【0055】再生専用エリア2及び3においても、書換可能エリア5と同様に、トラックを複数のセクタ30に区切って記録することにより、必要な情報データの位置を管理し、データの検索を高速にできるようにする。1つの光ディスク上に存在する再生専用エリア2及び3と書換可能エリア5とでセクタの管理を統一し、セクタの検索等の処理を一元化できれば、情報の記録・再生の実用上好ましい。そのため、本実施例では、再生専用エリア2及び3におけるセクタの長さ、ヘッダ領域の長さ、及び各セクタに記録するデータ領域の長さを、書換可能エリア5におけるセクタの長さ、ヘッダ領域の長さ、及び各セクタに記録するデータ領域の長さと同じにすることにより、再生専用エリアのデータフォーマットを、書換可能エリアのデータフォーマットに整合させる。

【0056】以下、再生専用エリア2及び3の具体的なデータフォーマットを説明する。図2（b）に示される

ように、再生専用エリア2及び3において、セクタ30は、第2のヘッダ領域31（セクタ識別データPID1及びPID2）及び第2のデータ領域37を含んでいる。第2のヘッダ領域31と第2のデータ領域37の間には第2のダミーデータ領域35（VFO1）が設けられる。また、第2のデータ領域37と、その次のセクタ30'の第2のヘッダ領域31'の間には、第3のダミーデータ領域38（VFO2）が設けられる。

【0057】図2（d）に示されるように、第2のヘッダ領域31に形成される凹凸形状のビット列は、書換可能エリア5の第1のヘッダ領域の様に内外周にずらして配置されず、トラッキングサーボされるトラック9（ビット列29）のほぼ中心線上に配列されている。更に、書換可能エリア5のビット列21の幅がグループ幅に実質的に等しいのに比較して、再生専用エリア2及び3におけるビット列29の幅（光ディスク半径方向のビット幅）はグループ幅より狭く形成される。

【0058】また、第2のデータ領域37においても、同様に、光ディスク1上に予め凹凸形状のビット列が記録すべきデータに従ってトラッキングサーボされるトラック9のほぼ中心線上に配列される。

【0059】ここで、図2（a）及び図2（b）から分かるように、書換可能エリア5における第1のヘッダ領域11と、再生専用エリア2及び3における第2のヘッダ領域31とは、そのデータ容量、データフォーマット（信号配列）、及び変調符号が同じである。

【0060】さらに、書換可能エリア5における第1のデータ領域17と、再生専用エリア2及び3における第2のデータ領域37とは、そのデータ容量、データフォーマット（信号配列）、及び変調符号が同じである。

【0061】また、図2（a）及び2Bに示されるように、書換可能エリア5における第1のデータ領域17の始端（開始タイミング）16と、再生専用エリア2及び3における第2のデータ領域37の始端（開始タイミング）36とを整合させている。

【0062】このように、書換可能エリア5と再生専用エリア2及び3における第1及び第2のヘッダ領域11及び31及び第1及び第2のデータ領域17及び37のフォーマット（信号配列）を全く同じにすることにより、後述するように、再生信号の処理回路の回路規模を縮小、共通化することが可能となる。

【0063】第2のダミーデータ領域35は、第2のヘッダ領域31と第2のデータ領域37の間に何もビット列が形成されないと、トラッキング誤差信号が途切れてトラッキングサーボが不安定になるのを防ぐために設けられる。第2のダミーデータ領域35のデータは、例えば、書換可能エリア5における第1のダミーデータ領域15（VFO領域）と同じ変調符号の特定のデータパターンを配置する。このことにより、再生回路のPLL引き込みを早く安定に動作させることができる。但し、ト

ラッキングサーボの安定化のためには、その他にも、ランダムデータや任意のデータを配列してもよい。

【0064】第3のダミーデータ領域38は、第2のダミーデータ領域35と同様に、トラッキング誤差信号が途切れてトラッキングサーボが不安定になるのを防ぐために配置される。

【0065】再生専用エリア2及び3においては、以上説明したように、第2のヘッダ領域31のビット列も第2のデータ領域37のビット列も、トラッキングサーボされるトラック9のほぼ中心線上に配列されている。更に、セクタ30の第2のヘッダ領域31と第2のデータ領域37との間、及びセクタ30の第2のデータ領域37とその次のセクタ30'の第2のヘッダ領域31'との間には、各々第2及び第3のダミーデータ領域35及び38で埋められている。従って、図2（d）に示すように、ビット列29の物理的配列は、再生専用エリア2及び3内は全てトラックに沿った均一な配列となる。

【0066】以上説明したように、本実施例による光ディスク1のフォーマットによれば、グループトラック7及びランドトラック8のどちらをトラッキングする場合でも、第1のヘッダ領域11を再生することが可能であり、グループトラック7およびランドトラック8に専用のヘッダ領域を別途設ける必要がない。

【0067】また、案内溝6（グループトラック7）を形成するカッティングビームをトラック中心から左右にウォブリングすることにより、第1のヘッダ領域11を光ディスク1上に容易かつ高精度に形成することができるので、第1のヘッダ領域を形成するための専用のカッティング光源を別途設ける必要がない。従って、本実施例による光ディスク1の書換可能エリア5のプリフォーマット形成は、単一のカッティング用光源で容易に実現でき、記録再生装置の回路規模を縮小することができる。

【0068】図3は、上記のデータフォーマットを有する本実施例による光ディスク1の記録再生を行うための、光ディスク記録再生装置100の再生信号処理部の構成を模式的に示すブロック図である。図3に示されるように、光ディスク記録再生装置100の再生信号処理部は、2分割光検出器110、加算オペアンプ111、差動オペアンプ112、スイッチ回路113、2値化回路114、PLL（Phase-Locked Loop）115、PID再生回路116、タイミング発生回路117、復調器118、及びエンベロープ検出回路120を有している。

【0069】2分割光検出器110（110a及び110b）は光ヘッド（図示せず）に含まれており、光ディスク1上の書換可能エリア5のグループトラック7及びランドトラック8（記録マーク22やビット列21）、及び再生専用エリア2及び3のトラック9（ビット列29）からの反射光を受光し、再生信号に変換する。

【0070】オペアンプ111は、2分割光検出器11

0の2つの部分110a及び110bから得られる2つの検出信号の和信号S1を生成し、スイッチ回路113に出力する。オペアンプ112は2つの検出信号の差信号S2を生成し、スイッチ回路113及びエンベロープ検出回路120に出力する。

【0071】スイッチ回路113は、和信号S1と差信号S2とを切り替えて2値化回路114を入力する。エンベロープ検出回路120は、差信号S2のエンベロープを検出し、差信号S2にあるしきい値以上の振幅が発生すると、制御信号S3をスイッチ回路113に出力してスイッチ回路113を切り替え、スイッチ回路113の出力信号S4として差信号S2を出力させる。

【0072】図2(a)～2Dに示すデータフォーマットの場合、後で説明するように、書換可能エリア5の第1のヘッダ領域でのみ差信号S2の出力が得られるため、エンベロープ検出回路120の出力S3は、書換可能エリア5における第1のヘッダ領域11が検出された場合のみにハイレベルとなる(図2(e))。従って、第1のヘッダ領域11においてのみスイッチ回路113からの出力信号S4が差信号S2となる。書換可能エリア5における情報領域20及び再生専用エリア2及び3の全領域において、スイッチ回路113から出力S4は和信号S1となる。

【0073】スイッチ回路の出力信号S4(和信号S1あるいは差信号S2)は、2値化回路114で2値化される。2値化回路114は、例えば、和信号S1及び差信号S2の各々に対して設定されたしきい値に従って信号S4を2値化し、デジタル信号S5をPLL115に出力する。

【0074】PLL115は、デジタル信号S5から再生クロックを抽出し、各ヘッダ領域からセクタ識別信号を再生するPID再生回路116に出力する。タイミング発生回路117は、PID再生回路116で読み取られたセクタ識別信号から、ユーザデータが記録されたデータ領域17及び37の読み込み開始タイミング(図2(a)の記録データ始端16及び図2(b)の記録データ始端36)を決定し、制御信号S6によって復調器118を起動させる。復調器118は、ユーザデータを復調して出力する。

【0075】次に、書換可能エリア5における記録済みの(即ち、情報領域20にユーザデータがすでに記録されている)情報トラックを再生したときの2値化を行うまでの信号波形を説明する。書換可能エリア5における和信号S1の出力波形を図2(g)に示し、差信号S2の出力波形を図2(f)に示す。

【0076】図2(g)に示すように、書換可能エリア5における和信号S1の出力は、第1のヘッダ領域11に対応する部分の振幅41は、2値化のための所定のしきい値40より小さいため、2値化回路114によって2値化検出されない。その理由は、第1のヘッダ領域1

1が情報トラックの中心から外周側(11a)あるいは内周側(11b)にわずかにずれているので、ビット列21a及び21bによって光(光ヘッドからのビーム)が回折し、光検出器110の受光が減少するためである。

【0077】一方、データが記録された情報領域20においては、記録マーク22は情報トラックの中心形成されているため、和信号S1の情報領域20に対応する部分の振幅42は、2値化のしきい値40を越える。従って、2値化回路114によって2値化検出され、再生信号が得られる。

【0078】図2(f)は、書換可能エリア5における差信号S2の出力を示している。書換可能エリア5の第1のヘッダ領域11のうちの領域11aでは、ビット列21aが外周側にずれているので、2分割光検出器110の外周側部分110aに反射光がより多く回折される。従って、2分割光検出器110から出力される差信号S2は、図2(f)に示すように、2値化の正のしきい値50aを越える振幅51aが得られる。従って、2値化回路114によって2値化検出され、再生信号が得られる。

【0079】一方、第1のヘッダ領域11のうちの領域11bでは、ビット列21bが内周側にずれているので、2分割光検出器110の内周側部分110bに反射光がより多く回折される。従って、2分割光検出器110から出力される差信号S2は、図2(f)に示すように、2値化の負のしきい値50bを越える振幅51bが得られる。従って、2値化回路114によって2値化検出されて再生信号が得られる。

【0080】しかしながら、書換可能エリア5における情報領域20においては、記録マーク列22が情報トラックの中心に配置されているため、2分割光検出器110の外周部分110a及び内周部分110bの受光量がほぼ等しくなる。従って、図2(f)に示すように、差信号S2の振幅52は非常に小さくなり、2値化のしきい値51a(51b)には達しない。再生専用エリア2及び3においても同様に、ビット列29がトラック9の中心に配置されるため、2分割光検出器110の外周部分110a及び内周部分110bの受光量がほぼ等しくなり、差信号S2は実質的に出力されない。従って、第1のヘッダ領域11以外の領域では、差信号S2は2値化検出されず、再生信号は得られない。

【0081】次に、図2(h)は、再生専用エリア2及び3における和信号S1の出力波形を示している。再生専用エリア2及び3に記録されたビット列29は、トラックサーボされるトラック9の中心線上に配置されているので、図2(h)に示すように、和信号S1は、値化検出に十分な振幅43を有する。従って、第2のヘッダ領域31や第2のデータ領域37などを区別せず、全ての領域を和信号S1の出力によって2値化できる。

従って、再生専用エリア2及び3においてはスイッチ回路113を切り換える必要はない。

【0082】以上説明したように、本実施例による光ディスク1のデータフォーマットによれば、光ディスク1から情報を再生する光ディスク記録再生装置100の再生信号処理部の構成は、従来のように書換可能エリア及び再生専用エリアに対して再生信号処理回路を別々に構築する必要がない。従って、信号処理部を共通化し、光ディスク記録再生装置の回路規模を縮小することができ、より簡単な回路構成で信頼性の高い再生信号処理回路を実現できる。

【0083】(実施例2)図4(a)～図4(h)は本発明の実施例2による光ディスクのデータフォーマットを説明する図である。本実施例においても、光ディスクの基本的な構成は実施例1による光ディスク1の構成と同様であり、同じ構成部分には同じ参照符号を付し、詳細な説明は省略する。本実施例においても、光ディスク1回転のトラックは、複数のセクタに分割されている。各セクタの先頭には、セクタのアドレス情報を表すセクタ識別データを含むヘッダ領域が設けられている。本実施例では、再生専用エリアのデータフォーマットの構成を中心に説明する。

【0084】図4(a)は、書換可能エリア5の各セクタ10におけるデータフォーマット例を示し、図4(c)は対応する情報トラックの物理形状を示している。図4(c)に示されるように、溝状に形成された案内トラック6に対し、その溝部がグルーブトラック7となり、溝間部がランドトラック8となる。従って、光ディスク上の書換可能エリア5では、グルーブトラック7及びランドトラック8が交互に配置される。ユーザは、グルーブトラック7及びランドトラック8を各々にトラック킹することにより、所望の情報(ユーザデータ)をグルーブトラック7及びランドトラック8の両方に記録できる。

【0085】図4(a)に示されるように、本実施例では、グルーブトラック7及びランドトラック8を合せ、情報トラック6'として示すことにする。書換可能エリア5において、セクタ10は、その先頭に第1のヘッダ領域11を有している。第1のヘッダ領域11は、その前半部11a(セクタ識別データPID1)と後半部11b(セクタ識別データPID2)とに別れており、前半部11a及び後半部11bに対応して物理的な凹凸形状のビット列21a及び21bが形成される(図4(c))。

【0086】図4(c)に示されるように、ビット列21a及び21bの各ビットのディスク半径方向の幅は、案内溝6(グルーブトラック7)の幅と実質的に等しい。また、ビット列21は、対応する案内溝6の中心線から案内溝6のピッチ(グルーブピッチTp)の約4分の1だけ、外周または内周側に(即ち、反対方向になる

ように)ずらして配置されて(wobbled)いる。本実施例では、ビット列21aが内周側にずらされ、ビット列21bが外周側にずらされている。

【0087】このように、ビット列21a及び21bを案内溝6(グルーブトラック7)の中心からずらして配置することにより、グルーブトラック7及びランドトラック8のいずれに対してトラック킹サーボを行う場合にも、第1のヘッダ領域11を再生することが可能となる。このことにより、グルーブトラック7およびランドトラック8専用のヘッダ領域を別々に設ける必要がなくなる。

【0088】図4(a)に示されるように、第1のヘッダ領域11の次には、ミラー領域12(M)が設けられる。ミラー領域12は、溝部やビットが形成されていない平面部であり、例えば、トラック킹サーボのオフセットを判定するために用いられる。

【0089】ミラー領域12の次には、ギャップ領域13(GAP)が設けられる。ギャップ領域13(GAP)は、光ディスク1の回転ジッターがある場合にも、情報領域20の始端24がミラー領域12や第1のヘッダ領域11に重ならないように、情報トラック6'上に設けられる領域である。

【0090】情報領域20は、情報やデータが記録される領域であり、第1のガードデータ領域23(GD1)、第1のダミーデータ領域15(VFO)、第1のデータ領域17(DATA)、及び第2のガードデータ領域18(GD2)を含んでいる。また、情報領域20と、その次のセクタ10'の第1のヘッダ領域11'との間には、バッファ領域19(BUF)が設けられる。

【0091】第1のガードデータ領域23は、再生信号処理回路の安定性確保のために設けられる。第1のダミーデータ領域15(VFO)は、再生信号処理回路におけるPLLの引き込みを早く安定に動作させるために設けられるVFO領域であり、データの変調に用いられる変調符号の特定パターン(特定のビット長)が連続して記録される。第1のデータ領域17には、エラー訂正符号等を含んだ所望のユーザデータが記録される。第2のガードデータ領域18は、再生信号の処理回路の安定性確保のために、第1のデータ領域17の終端に配置される。バッファ領域19はなにもデータを記録しない領域であり、ギャップ領域13と同様に、光ディスク1の回転ジッターがある場合にも、情報領域20の終端が次のセクタ10'のヘッダ領域11'重ならないように設けられる。

【0092】情報領域20においては、光ディスク1上に形成された記録膜にレーザビームを照射して、記録膜の光学特性(反射率)を変化させることにより情報が記録される。例えば、結晶状態の記録膜をアモルファス状態に変化させることにより、他の部分と反射率の異なる記録マークを形成することができる。図4(c)に示さ

れるように、グルーブトラック7には記録マーク列22aが形成され、ランドトラック8には記録マーク列22bが形成される。

【0093】上述のように、書換可能エリア5の各領域においては、上記のデータフォーマットに従って、グルーブトラック7及びランドトラック8が形成され、データが記録される。

【0094】次に、図4(b)及び図4(d)を参照して、再生専用エリア2及び3におけるデータフォーマットを説明する。本実施例においても、実施例1の場合と同様に、再生専用エリアのデータフォーマットを書換可能エリアのデータフォーマットに整合させる。図4

(b)は、再生専用エリア2あるいは3のトラック9の各セクタ30におけるデータフォーマット例を示し、図4(d)は対応するビット列によるトラックの物理形状を模式的に示している。

【0095】再生専用エリア2及び3においては、予め記録されるビット列(ブリット)によってトラック9が形成される。図4(d)に示されるように、再生専用エリア2及び3におけるビット列は、実施例1と同様、どのデータ領域においても同様の物理フォーマットに従って形成される。即ち、ビット列29は、光ディスク1の半径方向の幅(ビット幅)が、書換可能エリア5に形成される案内溝6(グルーブトラック7)の幅(グルーブ幅)より狭く、かつトラッキングサーボされるトラックのほぼ中心線上に全てのビットが配列される。

【0096】図4(b)に示されるように、再生専用エリア2及び3において、セクタ30は、第2のヘッダ領域31(セクタ識別データPID1及びPID2)及び第2のデータ領域37(DATA)を含んでいる。第2のヘッダ領域31と第2のデータ領域37の間には第2のダミーデータ領域33(DMY1)が設けられる。また、第2のデータ領域37と、その次のセクタ30'の第2のヘッダ領域31'の間には、第3のダミーデータ領域34(DMY2)が設けられる。

【0097】第2のヘッダ領域31におけるセクタ識別データPID1及びPID2は、第2のヘッダ領域31の長さを第1のヘッダ領域11の長さを実質的に等しくするため、第1のヘッダ領域11におけるセクタ識別データPID1及びPID2にあわせて第2のヘッダ領域31の前半部と後半部とに繰返して記録する。但し、第2のヘッダ領域に形成される凹凸形状のビット列は、第1のヘッダ領域に形成されるビット列21a及び21bのように内外周にずらして配置せず、トラッキングサーボが行われるトラック9のほぼ中心線上に配列される。

【0098】第2のデータ領域37は、1つのセクタ30に記録される情報量を書換可能エリア5における1つのセクタ10に記録される情報量と等しくし、付加する誤り訂正符号などのフォーマットも同一にすることによ

り、第1のデータ領域17とデータ領域の長さを実質的に同一にする。

【0099】一般に、再生専用エリアでのエンボスによる記録は、ディスク作製時に高精度に行うことができる。また、再生専用エリアではデータは単に再生されるだけであるため、ユーザによるデータの書換えには対応しなくてよい。従って、再生専用エリアでは、書換可能エリアで設けたギャップ領域13、第1のガードデータ領域23、第2のガードデータ領域18、及びバッファ領域19は不要である。従って、光ディスクの記録容量を優先すれば、これらの領域は削除すべきである。しかし、これらの領域を削除した場合、再生専用エリアと書換可能エリアとでデータフォーマットが異なることになるため、従来例で説明したように、タイミング発生回路や復調回路などを再生専用エリア用と書換可能エリア用との2系統準備し、これらを切り替えて用いることが必要となる。また、再生のタイミングを合わせるために、ギャップ領域13、第1のガードデータ領域23、第2のガードデータ領域18、及びバッファ領域19に対応する領域を設け、これらの領域にビット列を形成しない場合、これらの領域でトラッキング誤差信号が途切れるため、再生専用エリアにおけるトラッキングサーボが不安定になってしまう。

【0100】そこで、本実施例では、各セクタ30におけるヘッダ領域31とデータ領域37とに挟まれた部分に第2のダミーデータ領域33を配列し、データ領域37と次のセクタ30'のヘッダ領域31'との間に第3のダミー領域34を配列する。

【0101】第2及び第3のダミーデータ領域33及び34に記録するデータとして、例えば、書換可能エリアにおける第1のダミーデータ領域15(VFO)と同じような、データの変調に用いられる変調符号の特定パターン(特定のパルス幅、パルス間隔に対応する特定のビット長パターン)を連続して記録することができる。このような特定パターンを用いることにより、再生専用エリアにおいても、再生信号処理回路のPLL引き込みを早く安定に動作させることができる。

【0102】また、ヘッダ領域31と第2のダミー領域33の間に書換可能エリアと同様にミラー領域を設けてもよい。

【0103】本実施例による光ディスクを再生する場合は、実施例1において図3を参照して説明した光ディスク記録・再生装置100による場合と全く同様である。その場合の、エンベロープ検出信号、書換可能エリアにおける差信号、書換可能エリアにおける和信号、及び再生専用エリアにおける和信号は、各々、図4(e)～図4(h)に示す通りである。

【0104】上述のように、本実施例によれば、書換可能エリアと再生専用エリアとで、セクタ長を同じにするなど、そのデータフォーマットの主要部を大略同じに配

10

20

30

40

50

列することにより、再生専用エリアと書換可能エリアでセクタの管理を統一し、セクタの検索等の処理を一元化することができる。従って、書換可能エリアと再生専用エリアとで再生信号処理回路を共通化することにより、回路規模を縮小することが可能となる。

【0105】なお、本実施例では、図4(a)及び図4(b)において、書換可能エリアのデータ領域17と再生専用エリアのデータ領域37とが同一タイミングで並ぶように表示しているが、これに限るものではなく、これらのデータ領域の長さが等しければ、その配置が前後にずれても、本発明による統一的なセクタ管理を有効に行うことができる。

【0106】(実施例3)次に、本発明の第3の実施例を説明する。本実施例では、再生専用エリアの再生において、トラッキングサーボを安定に行えるデータ配列を説明する。本実施例における光ディスクのデータフォーマットは、書換可能エリア及び再生専用エリア共に、実施例2において説明した光ディスクと同様である。

【0107】一般に、光ディスクのトラックに沿ってトラッキング制御を行う方式には、いろいろな方式がある。例えば、図4(d)に示されるような、ビット列29で形成されたトラックに有効なトラッキングサーボ方式として、位相差検出方式がある。

【0108】図4(b)に示される第2及び第3のデータ領域33及び34は、実施例2で述べたように、データの変調に用いられる変調符号の特定パターン(特定のパルス幅、パルス間隔に対応する特定のビット長パターン)を連続して配置している。しかしながら、このような特定の連続パターンを隣接するトラックに配置した場合、位相差検出方式によるトラッキングサーボが不安定になるという課題がある。

【0109】ここで、トラッキングサーボが不安定になる理由を以下で説明する。

【0110】図5は位相差検出方式によってトラッキング誤差信号を得る原理を説明する図である。ビームスポット57は、再生専用エリアにおいて、トラック9を形成する凸凹形状のビット列29をトラッキングする。ビームスポット57の光はビット列29によって反射され、その反射光が4分割光検出器58によって検出される。4分割光検出器58は、ビームスポット57からの反射光を受光して電気信号の変換する。4分割光検出器58は、4つの分割面A、B、C、及びDから構成されている。オペアンプ59によって分割面A+Cの和信号S11が生成され、オペアンプ60によって分割面B+Dの和信号S12が生成される。位相比較器61は、2つの和信号S11及びS12を位相比較してトラッキング誤差信号S13を生成する。

【0111】ビームスポット57がトラック9の中心線から上側に外れると、ビット29のエッジで反射光が回折を受けるため、分割面A+Cの和信号S11の位相が

進む。一方、ビームスポット57が中心線の下側に外れると、逆に、分割面B+Dの和信号S12の位相が進む。従って、この2つの和信号S11及びS12の位相差を位相比較器61によって検出し、電圧信号に変換することにより、ビームスポット57のトラック中心からのずれを表すトラッキング誤差信号S13が得られる。

【0112】図6及び図7は、ビームスポット57がトラック中心からずれた場合に、上記の位相差検出方式によって得られるトラッキング誤差信号を示している。図6は、トラッキングすべき目的トラック9a(ビット列29a)と、隣接するトラック9b(ビット列29b)とに、全く同一のデータパターンが記録されている場合に、ビームスポット57が目的トラック9aから外れた場合の和信号S11及びS12の出力波形を示す。図6に示されるように、ビームスポット57の軌跡64は、目的トラック9aから外れている。

【0113】この場合、ビームスポット57の光は、目的トラック9aのビット列29aの上側エッジにより、4分割光検出器58の4分割面A+B側に光が回折される。しかしながら、隣接トラック9bも全く同じパターンのビット列29bを有しているため、ビームスポット57の光は、同時に、隣接トラック9bのビット列29bの下側エッジにより、4分割面C+D側に回折される。その結果、図6に示されるように、4分割面A+Cの和信号S11と4分割面B+Dの和信号S12とは、その位相差がなくなり、ビームスポット57が目的トラック9aから外れているのにも関わらず、トラッキング誤差信号S13の出力は零になる。

【0114】このように、隣接トラック9a及び9bに、全く同一のパターンを有するビット列が形成されている場合、トラック外れが生じても、トラッキング誤差信号S13が発生せず、トラッキングサーボが不安定になる。

【0115】図7は、目的トラック9aに隣接するトラック9bに、目的トラック9aとは異なるデータ系列のビットが配列された場合の、位相差検出方式による和信号S11及びS12の出力波形図である。図6と同様にビームスポット57は、目的トラック9aから外れた軌跡64をトラッキングしているとする。

【0116】この場合も、図6の場合と同様に、ビームスポット57の光は、目的トラック9aのビット列29aの上側エッジにより、4分割光検出器58の4分割面A+B側に光が回折される。同時に、ビームスポット57の光は、隣接トラック9bのビット列29bの下側エッジによって4分割面C+D側に回折される。しかし、目的トラック9aと隣接トラック9bとではビットの配列パターンが異なるため、2つの隣接トラックにおけるビットのエッジが一致する部分65及び66では、図6の例と同様に2つの和信号S11及びS12の出力が一致し位相差が生じないが、それ以外の部分では、2つの

隣接トラックにおけるビットのエッジの位置が異なるため、2つの和信号S11及びS12には位相差が生じる。

【0117】目的トラック9aビット配列と、隣接トラック9bのビット配列がお互いに相関がなくランダムであると、図7に示す部分65及び66のように、2つのトラックのビットのエッジが一致する部分もランダムに生じるため、エッジの一致部分の発生頻度が少なくなる。トラッキングサーボに用いる周波数領域では、位相差が得られない部分がランダムに生じて、トラッキング誤差信号S13を発生させる上では殆ど問題にならない。

【0118】しかしながら、図6に示すように、例えば、第2および第3のダミーデータ領域33及び34の全域に渡って位相差が得られなくなると、トラック外れが生じた場合のトラッキング誤差信号S13を十分に得ることができなくなりトラッキングサーボ制御が不安定になる。

【0119】以下、上述のようなトラッキングサーボの乱れを防ぐために有効な第2のダミーデータ領域33および第3のダミーデータ領域34におけるデータフォーマットを説明する。

【0120】図8(a)は、第2のダミーデータ領域33および第3のダミーデータ領域34に、M系列で発生させたランダムデータ73及び74を配置したフォーマット例を示す。M系列で発生させるランダムデータの初期値を、少なくとも隣接する2つのトラック間で変えておけば、隣接するトラックにおけるビット配列パターンの相関が無くなるため、隣接トラック間でのビットエッジ位置の一致がランダム化される。従って、位相誤差検出方式によるトラッキングサーボを行っても、比較的安定な制御が可能となる。

【0121】図8(b)は、第2のダミーデータ領域33に、図8(a)と同様のM系列のランダムデータ73と、それに引き続いて一部分を書換可能エリアにおけるVFO領域15(図4(a))と同じようなデータの変調に用いられる変調符号の特定パターンを配置したフォーマット例を示す。

【0122】図8(b)に示すように、第2のダミーデータ領域33の後半の一部分を、VFO領域75(VFO1)とすることにより、それに引き続き配置されたデータ領域37に対する再生信号処理回路のPLLの引き込みを安定化させる効果がある。また、VFO領域75はトラッキング誤差信号S13が発生しないが、VFO領域75がダミーデータ領域の一部分であるため、その前後でトラッキングサーボを安定にかけることができるので、実用上問題がない。

【0123】図8(c)及び8Dは、各々、第2のダミーデータ領域33に、データ領域37の開始点のタイミングを特定できるデータ同期系列76及び77を配置し

たフォーマット例を示す。図8(c)は偶数トラックを示し、図8(d)は奇数トラックを示す。

【0124】上述のように、位相誤差検出方式において安定したトラッキングサーボを確保するためには、隣接トラック間にお互いに異なったデータ系列を配置する必要がある。従って、偶数トラック(図8(c))と、奇数トラック(図8(d))とで異なるデータ同期系列76及び77を配置する。

【0125】図8(c)に示すように、偶数トラックには、終値FF(HEX)でカウントアップするデータ同期系列76が配置される。このようにすると、データ同期系列76の規則性(カウントアップ)により、データ領域37の開始点までのタイミングを第2のダミーデータ領域33内でリアルタイムに検出できるため、データ領域37の開始点が確実に認識できる。

【0126】また、奇数トラックには、図8(d)に示すように、終値00(HEX)でカウントダウンするデータ同期系列77が配置される。偶数トラックの場合と同様に、データ同期系列77の規則性(カウントダウン)により、データ領域37の開始点までのタイミングを第2のダミーデータ領域33内でリアルタイムに検出できる。

【0127】このように、図8(c)及び図8(d)に示すフォーマット例では、隣接するトラックにおいて各々の第2のダミーデータ領域33に異なるデータ同期系列を配置することにより、トラッキングサーボの安定化とともに、データ領域37の開始点を確実に検出できる効果が期待できる。

【0128】上述のように、本実施例によれば、隣接トラック間の第2のダミーデータ領域33のデータ配列をランダム化することにより、再生専用エリアにおけるトラッキングサーボが位相誤差検出方式である場合にも比較的安定なサーボが可能である。また、第2のダミーデータ領域33に隣接トラックとお互いに異なるデータ同期系列を配置することにより、トラッキングサーボの安定化とともに、データ領域37の開始点を確実に検出できる。

【0129】以上、第2のダミーデータ領域33のデータ配列を説明したが、第3のダミーデータ領域34についても、同様にして、トラッキングサーボに好ましいデータ配列を採用することができる。また、上記では再生専用エリアにおける再生動作(トラッキングサーボ)を説明したが、書換可能エリアにおける再生動作は、実施例1において光ディスク記録再生装置100(図3)によって説明した通りである。

【0130】(実施例4)上記の実施例3では、ダミーデータ領域に記録されたデータ(符号)のパターンを再生時に直接発生させることができる。本実施例では、隣接するトラックに記録されるダミーデータ間の相関を少なくするために変調符号を用いる方法を説明する。

10

20

30

40

50

【0131】まず、ダミーデータ領域に記録するデータとして、予め1つの値を決める。そして、この値にスクランブルをかけることにより、相関の少ないデータを発生する。例えば、16進数で表した(F F)、(0 0)などは、全てのビットが0か1であるため、この値に基づいてデータを簡単に発生させることができる。スクランブルは、ある初期値からM系列のようなランダムなデータを発生させ、これと記録するデータとの排他的論理和をとることにより実現される。スクランブルデータの発生方法については、後の実施例で詳しく説明する。

【0132】記録するデータが同一で、初期値も同一であれば、スクランブル後のデータは同じになる。しかし、記録するデータが同一でも、初期値を変えることでスクランブル後のデータの相関を小さくすることができる。全てのセクタにおいて初期値を変えるためには、非常に多くの初期値を保持しなければならないため困難である。しかし、隣接するトラック間におけるダミーデータ領域の相関を少なくするには、隣接するセクタ間で初期値が異なればよく、トラック一周分は同じデータでよい。また、光ディスク上の半径位置によってトラック一周に含まれるセクタ数が変わる場合は、同じ初期値を有する連続するセクタ数が、トラック1周に含まれる最少のセクタ数以下であればよいことになる。同じ初期値を有する連続するセクタ数をMとし、初期値の種類をNとする。このようなM及びNの値は、セクタ識別データに含まれるセクタのアドレス情報から作成すると簡便である。

【0133】例えば、セクタのアドレス情報として、3バイトのデータを用いると、約1677万個のセクタを表すことができる。このようなM及びNの値が2のべき乗であればスクランブルデータの生成が容易である。本実施例では、M=16、N=16の場合について説明する。N個の初期値は、例えば、以下のようにして得ることができる。まず、セクタ識別データのアドレス情報のデータをバイナリで表し、その最下位ビットから数えて5ビット目から8ビット目までの4ビットのデータを用いる。この4ビットのデータに対応させて初期値を設定することにより、N=16種類の初期値が表せる。またM=16セクタ毎に初期値が更新され、256セクタでトラック一周期になるとする。

【0134】従って、連続する16セクタが同一の初期値を有するため、トラック一周のセクタ数が16セクタから256セクタまで、隣接するセクタ間でスクランブルの初期値が異なることを保証できる。これらの初期値を用いて記録するデータのスクランブル処理を行い、更に記録用符号で変調して、ダミーデータ領域に記録する。

【0135】このように、同一のデータに対して、隣接するトラック(の対応するセクタ)間で異なる初期値を用いてスクランブルを行うことにより、隣接するトラッ

ク間のダミーデータ領域に異なるデータ系列を配置することができる。

【0136】従って、本実施例によれば、隣接トラック間のダミーデータ領域のデータ配列を効率よくランダム化できるため、再生専用エリアにおいて位相誤差検出方式を用いてトラッキングサーボを行っても比較的安定なトラッキング制御の実現が可能である。

【0137】(実施例5)次に、本発明の第3の実施例を説明する。本実施例では、セクタ管理が効率的に行得るような、書換可能エリアまたは再生専用エリアのデータ配列を説明する。

【0138】上述の実施例で、例えば図4(a)及び図4(b)を参照して説明したように、光ディスクに記録すべきデータは、各セクタのデータ領域17(書換可能エリア)あるいはデータ領域37(再生専用エリア)に対応するデータ容量ごとに分割される。上述のように、各セクタの記録データには誤り訂正符号が付加される。この誤り訂正符号として、各セクタ内で完結する訂正符号方式ではなく、複数のセクタの集合に対して誤り訂正符号化を行う方式がある。このような複数セクタの集まりをECCブロックと呼ぶ。即ち、ECCブロックが誤り訂正符号化の単位となる。k個のセクタで1つのECCブロックを構成する場合(例えば、k=16個のセクタの集合)、約1セクタ分の長さのエラーが発生しても、その誤りを訂正することが可能となる。このような誤り訂正符号を用いると、書換可能エリア及び再生専用エリアに記録されるセクタの数は、共に、ECCブロックの整数倍となる。すなわち、各エリア共に、kの整数倍のセクタが記録されることとなる。

【0139】一方、光ディスクにおいてセクタを効率的に管理するためには、書換可能エリア及び再生専用エリアにおいて、各エリアに含まれるセクタをトラック単位で管理することが望ましい。しかしながら、トラック一周分のセクタ数は1つのECCブロックに含まれるセクタ数の整数倍になるとは限らない。従って、複数のECCブロックを記録した場合に、必ずしもトラック一周分の切りの良いところでデータが終了するとは限らない。多くの場合、トラック一周分の途中でデータが終了することとなる。書換可能エリアでは、データの未記録セクタが残っても、グループあるいはランドの案内トラック形成されているため、トラッキング制御を行うことは可能である。しかし、再生専用エリアでは、未記録セクタがあるとそこでは形成されるビット列がとぎれるため、トラッキング制御が不安定となる。

【0140】そのため、本実施例では、トラック単位でセクタ管理が行えるように、トラック一周分をデータで満たすため、記録データが終了した残りのセクタに対してはダミーデータを記録する。記録するダミーデータとして、例えば、書換可能エリアにおけるVFO領域15と同じような変調符号の特定パターン(特定のパルス幅

10

20

30

40

50

及びパルス間隔)を連続して配置することができる。ダミーデータをこのようなパターンとすることにより、ユーザデータを記録していないセクタにおいても、再生信号処理回路のPLLを安定に動作させることができる。

【0141】また、実施例3で説明した第2のダミーデータ領域と同様に、M系列ランダムデータやデータ同期系列のパターン、あるいは実施例4によるスクランブルをかけたデータを記録することも可能である。図9は、本実施例による光ディスク1'を示す。図9に示されるように、内周部の再生専用エリア3と書換可能エリア5との接続部分において、再生専用エリア3のセクタ71にはダミーデータが記録される。同様に、外周部の再生専用エリア2と書換可能エリア5との接続部分において、再生専用エリア2のセクタ72にもダミーデータが記録される。

【0142】このように、例えば、誤り訂正ブロックECCなどのように、所定の記録単位でデータを記録する場合に、未記録に残った再生専用エリアのセクタにダミーデータを記録したセクタを補充することにより、書換可能エリアと接続部を常にトラックの先頭から開始することができる。このことにより、光ディスク上のセクタ管理を効率的に行うことができる。

【0143】(実施例6)本発明による第6の実施例においては、書換可能エリアのセクタ10及び再生専用エリアのセクタ30におけるデータフォーマットの具体例を説明する。

【0144】図10(a)及び図10(b)は、書換可能専用エリアのセクタ10のレイアウトを示し、図11(a)及び図11(b)は、再生専用エリアのセクタ30のレイアウトを示す。まず、セクタ10の第1のデータ領域17及びセクタ30の第2のデータ領域37に記録するデータの生成を説明する。

【0145】セクタ10及びセクタ30ともに、1セクタに記録されるデータ量を2048B(Bはバイトを表す、以下同様)とする。また、データ領域番号(セクタアドレス)を示すデータIDを4B、データIDのエラー検出を行うIEDを2B、予備としてRSVを6B付加し、これら全体のエラー検出を行うために4BのEDCを付加する。これらをまとめて第1のデータユニットと呼ぶ。第1のデータユニットのデータ長は、2048+4+2+6+4=2064(B)となる。

【0146】この情報データ部(2048B)にスクランブルをかける。スクランブルの方法は、前記の実施例4で示したダミーデータ領域に対して用いたものと同じ方法であり、以下のようにして行われる。

【0147】まず、いわゆるM系列のデータを発生させるようにシフトレジスタを構成し、これに初期値を設定する。このシフトレジスタ内の初期値を、データに同期させて順次シフトし、疑似ランダムなデータを発生させる。疑似ランダムデータと記録する情報データとをビッ

ト毎に排他的論理和をとることにより、スクランブルが実現される。

【0148】上述のように、情報データは2048Bであり、そのデータ量は2の11乗である。従って、M系列としては、2の11乗以上の原始多項式が必要となる。M系列を構成する原始多項式で11乗以上の項を有する3〜5項式において、その次の最少次数は15乗である。例として、2の15乗の項を有する原始3項式($X^{11}+X^4+1$)を用いることにする。この原始多項式のシフトレジスタ150による実現を図12に示す。

【0149】図12に示されるように、シフトレジスタ150の長さは15ビット(エントリr14〜r0)である。シフトレジスタ150は、エントリr14のビットとエントリr10のビットとの排他的論理和をとり、その結果をエントリr0にフィードバックする。このシフトレジスタ150に予め定めた15ビットの初期値を設定し、ビットクロックに従って順次巡回させることにより、疑似ランダムなデータを生成することができる。そして、例えば、8クロック毎にシフトレジスタ150の下位の8ビット(エントリr7〜r0)と情報データの8ビット(1B)との排他的論理和をとり、これを2048回繰り返す。このことにより、1セクタの情報データがスクランブルされる。セクタ毎にシフトレジスタ150をリセットし、初期値を設定し直すことにより、各セクタの情報データを独立に(実質的に相関なく)スクランブルできる。

【0150】ここで、同じ初期値を有する連続したセクタ数をMとし、初期値の種類をNとする。このようなM及びNの値は、識別データに含まれるセクタのアドレス情報から作成することができる。上記M及びNの値が2のべき乗であればこのようなスクランブルデータの生成が容易である。例として、M=16、N=16とする。N個の初期値は、例えば、以下のようにして得ることができる。まず、セクタ識別データのアドレス情報のデータをバイナリで表し(セクタアドレスが3Bの場合、24ビット長である)、その最下位ビットから数えて5ビット目から8ビット目までの4ビットのデータを用いる。この4ビットのデータに対応させて初期値を設定することにより、N=16種類の初期値が表せる。上記4ビットの値と初期値との対応は予め定めておき、対応表などを用いる。またM=16セクタ毎に初期値が更新され、256セクタでトラック一周期になる。

【0151】以上のように、スクランブル処理を行った第1のデータユニットを16セクタ分集め、リードソロモン符号による誤り訂正符号を構成する。1セクタ分のデータユニットを172B×12行に並べ、それを16セクタ分集めることにより、172B×192行の配列を構成する。この配列の各列に対し、16Bの外符号を付加する。次に各行に10Bの内符号を付加する。これにより、182B×208行のデータブロック(378

56B)が構成される。これをECCブロックと呼ぶ。
 【0152】次に、16Bの外符号が各セクタに含まれるようにインターリーブを行う。各セクタのデータは、
 $182B \times 13行 = 2366B$ となる。

【0153】次に、記録符号で変調する。記録符号として、変調後のラン長が制限された(Run Length Limited) RLL符号を用いる。ここでは、記録符号として、8ビットのデータを16チャンネルビットに変換する8/16変換符号を用いる。この変換は予め定めた変換表(変換テーブル)に従って行われる。1つの8ビットのデータに対して、例えば4種類の16チャンネルビットのデータを対応させることができる。この種類をステートと呼ぶ。上記の変換表には次のデータの変換に使うステートも予め規定されている。

【0154】図13に、このような変換表の一例を示す。例えば、最初のデータ(D_i)をステート1($S_i = 1$)の表によって変換することにより、16ビット符号系列(Y_i)を得る。次のデータは、前の変換で指定されたステート(S_{i+1})の表から選択する。詳細な制御方法については省略するが、ステートの選択を制御することにより記録符号に含まれる直流成分を抑圧することができる。

【0155】このとき、最短ビット長を3チャンネルビット、最長ビット長を11チャンネルビットに制限する。また、再生時の同期をとるため、2Bの同期コードを挿入する。同期コードは、1行分182Bの半分の91Bごとに挿入される。同期コードとして、上記の8/16変換符号では通常現れないパターンを持つ32チャンネルビット長のコードを予め幾種類か定めておく。これにより、1セクタのデータは、 $186B \times 13行 = 2418B$ となる。

【0156】以上のようなデータの構成は、書換可能エリアおよび再生専用エリアで共通である。このようにして得られる2418Bのデータを、図10(a)に示すように、書換可能エリアのセクタ10の第1のデータ領域17、あるいは、図11(a)に示すように再生専用エリアのセクタ30の第2のデータ領域37に記録する。

【0157】図10(a)に示されるように、書換可能エリアにおいては、第1のデータ領域17に続いて、1Bのポストアンブル領域45(PA)を配置する。上記の8/16変換符号では、再生時に正しくデータを復号するために、記録符号の最後に符号の終端を設けることが必要である。従って、第1のポストアンブル領域45には、予め定めた符号を変換則に従って変調したパターンを記録する。

【0158】また、第1のデータ領域17の前方には、第1のデータ領域17の開始点を示し、バイト同期をとるためのブリシンクデータを記録するブリシンク領域44(PS)を設ける。ブリシンクデータは、予め、3B

(48チャンネルビット)の長さを有し、自己相関の高いパターンを持つ符号を定める。例えば、NRZI符号で表した「0000 0100 0100 1000 0010 0001 0010 0000 1000 0010 0001 0000」というパターンを用いる。

【0159】また、図10(a)に示されるVFO領域15、第1のガードデータ領域23、第2のガードデータ領域18、ギャップ領域13、バッファ領域19、ミラー領域12は、それぞれ、図4(a)で説明したVFO領域15(VFO)、第1のガードデータ領域23(GD1)、第2のガードデータ領域18(GD2)、ギャップ領域13(GAP)、バッファ領域19(BUF)、及びミラー領域12(M)と同様の領域である。ガードデータ領域23、VFO領域15、及びPS領域44は、第1のダミーデータ領域15'を形成する。尚、図10(a)において、各領域の下に示される数字はその領域のバイト長を示している。図10(b)、図11(a)及び図11(b)についても同様である。

【0160】図10(a)に示されるように、第1のダミーデータ領域15'内において、PS領域44の前にVFO領域15が設けられる。VFO領域15は、再生信号処理回路のPLL引き込みを早く安定に動作させるために、特定パターンのデータを記録する領域である。PLLの引き込みには符号の反転(NRZI符号で表した「1」)が多く含まれる方がよい。しかし、高密度な記録を行う場合、変調符号の最短ビット長の繰り返しでは、再生信号の振幅が小さく、C/Nも低くなり、安定なクロックの引き込みが困難となる。そこで、次に短いビット長である4チャンネルビットの繰り返しパターンを用いる。NRZI符号で表せば「...1000 1000 ...」というパターンになる。安定なクロックの引き込みに必要な反転の回数および引き込み時間を確保するため、VFO領域15の長さは35Bとする。

【0161】VFO領域15の前に第1のガードデータ領域23を設け、ポストアンブル領域45(PA)の後ろに第2のガードデータ領域18を設ける。実施例4で説明したように、書換可能な光ディスクでは、記録、消去を繰り返し行った場合、記録部の始端および終端の部分での熱負荷による劣化が大きくなる。ガードデータ領域は、この劣化部分がVFO領域からPA領域に至らないような領域の長さが必要である。

【0162】また、記録媒体は同じデータを同じ場所に繰り返し記録することにより劣化が進むという性質があるため、データ領域17の前後の第1及び第2のガードデータ領域23及び18の長さを伸縮させることにより、第1のデータ領域17の記録位置を移動させる。ただし、第1のガードデータ領域23と第2のガードデータ領域18との合計の長さは一定とする。実験の結果より、第1のガードデータ領域23として(15+k)B、第2のガードデータ領域18として(45-k)Bの長さをとり、移動量をk=0から7Bとすることが好

10

20

30

40

50

ましい。両ガードデータ領域の合計の長さは60Bで一定である。ガードデータ領域に記録するデータとしては、例えばVFO領域15と同様の4チャンネルビットの繰り返しパターン「...1000 1000 ...」とする。

【0163】以上のように、図10に示される第1のガードデータ領域23、VFO領域15、プリシンク領域44、第1のデータ領域17、ポストアンブル領域45、及び第2のガードデータ領域18が、データを記録する情報記録領域となり、そのデータ長は2517Bとなる。

【0164】また、ギャップ領域13は、レーザーパワーの設定を行うために用いられる。パワーの設定に必要な時間を確保するために、ギャップ領域13は10Bの長さを有する。バッファ領域19は、ディスクモーターの回転変動やディスクの偏心があっても、記録データの終端が次のセクタに重ならないように、記録を行わない領域（時間幅）を設ける。バッファ領域19は40Bの長さを有する。ミラー領域12は、トラッキングサーボのオフセットの判定に必要な時間を確保するため、2Bの長さを設ける。

【0165】次に、図11(a)を参照し、再生専用エリアにおけるセクタ30の構成を説明する。図11

(a)に示すように、セクタ30は、ヘッダ領域90、第2のダミーデータ領域33、第2のデータ領域37、及び第3のダミーデータ領域34を含んでいる。上述のように、第2のデータ領域37に記録するデータ長は、第1のデータ領域17に記録するデータ長と同じく2418Bである。また、セクタ10と同様に、第2のデータ領域37に続いて1Bのポストアンブル領域47(PA)、第2のバッド領域85及びポストアンブル領域86(PA)が配置される。

【0166】本実施例では、実施例2の場合と同様に、ヘッダ領域90と第2のデータ領域37との間に第2のダミーデータ領域33を配列し、データ領域37と次のセクタの先頭との間に第3のダミーデータ領域34を配列する。第2のダミーデータ領域33には、データ領域37の再生時の信頼性を確保するため、書換可能エリアのセクタ10の場合と同様に、35BのVFO領域84と3Bのプリシンク領域46(PS)とを設ける。図11(a)に示すように、第2のダミーデータ領域33

は、更に、30Bの第1のバッド領域82及びポストアンブル領域83(PA)を含んでいる。また、第3のダミーデータ領域34は、ポストアンブル領域47、第2のバッド領域85、及びポストアンブル領域86から形成される。

【0167】VFO領域84及びプリシンク領域46に記録するデータのパターンおよびデータ長は、図10(a)に示したVFO領域15及びプリシンク領域44と同じとする。また、第2及び第3のダミーデータ領域に記録するデータとして、実施例4で説明したように、

16進数で表した(F F)のデータに対して、隣接セクタ間で異なる初期値を用いてスクランブルを行い、上述の8/16変換符号により変調したデータ系列を用いる。スクランブルの方式はデータ領域37に対して行った方式と同様である。また、初期値の設定には、後で説明するPIDの最下位ビットから数えて5ビット目から8ビット目までの4ビットのデータを用いる。この4ビットのデータに対応した初期値はデータ領域37の初期値と同じとする。

【0168】8/16変換符号化は、各バッド領域の先頭から、例えば、図13に示される変換表におけるステート4から開始する。このようにして生成されたデータ系列を、第1のバッド領域82と第2のバッド領域85に記録する。第1のバッド領域82は、図10(a)のギャップ領域13及び第1のガードデータ領域23に対応し、第2のバッド領域85は、図10(a)の第2のガードデータ領域18及びバッファ領域19に対応する。

【0169】書換可能エリアでは第1及び第2のガードデータ領域23及び18の長さを変動させている。再生専用エリアでは、対応するバッド領域の長さを第1及び第2のガードデータ領域23及び18の平均的な長さに対応させることにより、第1のバッド領域82を28Bとし、第2のバッド領域85を80Bとする。また、第1及び第2のバッド領域82及び85の後には、変換符号を終結するために、1Bのポストアンブル領域83及び86を各々配置する。

【0170】次に、記録可能エリア及び再生専用エリアにおける各々のヘッダ領域の構成を説明する。実施例2において図4(a)を参照しながら説明したように、書換可能エリアのヘッダ領域11は、前半部11a(セクタ識別データPID1)と後半部11b(セクタ識別データPID2)に分割され、対応するビット列21a及び21bは、グルーブトラック7(案内グルーブ6)の中心線からグルーブピッチの概略4分の1だけ半径方向にずらせて配置された。更に、ビット列21a及びビット列21bはそのずれが反対方向になるように配置されている。本実施例でも、ヘッダ領域80を同様に配置する。

【0171】図10(b)は、書換可能エリアのセクタ10のヘッダ領域80のデータフォーマットを示している。図10(b)に示されるように、ヘッダ領域80は、セクタ識別データ(PID)が4つ配置される。これらのセクタ識別データは、配列順にPID1、PID2、PID3、及びPID4とする。そして、例えば、64Bの前半部PID1及びPID2をディスクの外周側に変位させ、64Bの後半部PID3及びPID4をディスクの内周側に変位させる。

【0172】各セクタ識別データPIDにおいて、セクタのアドレス情報を表すPid領域に4B、セクタ番号

に3B、PID領域の番号などのセクタの各種情報に1Bを割り当てる。後半部のPID3及びPID4におけるPid3領域213及びPid4領域218には、その中心線に対して変位配置が行われるグルーブトラック7のセクタのアドレス情報をに記録する。そして、前半部のPID1及びPID2におけるPid1領域203及びPid2領域208には、このグルーブトラック7の外周側に隣接するランドトラック8のセクタのアドレス情報を記録する。

【0173】各Pid領域に対する2Bの誤り検出符号を付加し、これらをIED領域204、209、214、及び219に記録する。Pid領域およびIED領域のデータは、上記の8/16変換符号で変調する。この変調は、各Pid領域の先頭から、例えば図13に示す変換表を用い、ステート1から開始される。また、変調符号を終結するために、1Bのポストアンブル領域205、210、215、及び220を対応するIED領域の後に配置する。

【0174】また、Pid領域203、208、213、及び218の前に、各Pid領域の開始点を示し、バイト同期をとるためのアドレスマークを記録するAM領域202、207、212、及び217を各々設ける。アドレスマークとして、8/16変換符号では現れないパターン、例えば、3B(48チャンネルビット)長の符号を選択する。例えば、NRZI符号で表した「0001000100000000000001000100010000000000010001」というパターンを用いることができる。このパターンは、変調符号の最長ビット長である11チャンネルビットより長い14チャンネルビットのパターンを2回含むため、通常のデータの再生中に誤検出することが少なくなる。

【0175】各セクタ識別データPIDの先頭には、対応するVFO領域が設けられる。VFO領域は再生回路のPLL引き込みを早く安定に動作させるために、特定パターンのデータを記録する領域である。例えば、実施例2におけるVFO領域と同様に、「...10001000...」という4チャンネルビットの繰り返しパターンを用いることができる。前記のようにヘッダ領域80は、前半部PID1及びPID2を1組とし、後半部PID3及びPID4を1組として、半径方向に反対に変位させて配置する。各組の先頭となる第1のVFO領域201及び211は、確実にビット同期を取るために、ビット同期の取り直しが可能である必要があるため、他のVFO領域よりもその長さを長くする。各組2番目のVFO領域206及び216は、再同期をとるだけなので短くて良い。本実施例では、第1のVFO領域201及び211を36B、第2のVFO領域206及び216を8Bとしている。

【0176】従って、各PIDには、例えば、PID1の場合、その先頭から、VFO領域201(VFO

1)、AM領域202、Pid領域203、IED領域204、及びポストアンブル領域205が配置され、その長さは46Bとなる。同様に、PID2の場合、その先頭から、VFO領域206(VFO2)、AM領域207、Pid領域208、IED領域209、及びポストアンブル領域210が配置され、その長さは18Bとなる。後半部のPID3及びPID4についても同様である。

【0177】次に、再生専用エリアのヘッダ領域のデータ配置を、図11(a)及び11Bを参照しながら説明する。実施例2(図4(a)及び図4(b))で既に説明したように、再生専用エリアのヘッダ領域31のデータ配置は書換可能エリアのヘッダ領域11のデータ配置に整合させ、一方、その物理的配置において、ヘッダ領域31に対応するビット列はトラック9に対してインラインに配置された。本実施例においても、ヘッダ領域90は実施例2と同様に配置される。再生専用エリアにおけるヘッダ領域90におけるデータ配列およびその長さ(ビット長)は、書換可能エリアにおけるヘッダ80(図10(a))と同一にする。即ち、図11(a)に示すように、ヘッダ領域90は128Bであり、識別データPIDが4回繰り返して記録される(PID1~PID4)。図11(b)に示すように、例えば、PID1の場合、その先頭から、VFO領域231(VFO1)、AM領域232、Pid領域233、IED領域234、及びポストアンブル領域235が配置され、その長さは46Bとなる。同様に、PID2の場合、その先頭から、VFO領域236(VFO2)、AM領域237、Pid領域238、IED領域239、及びポストアンブル領域240が配置され、その長さは18Bとなる。後半部のPID3及びPID4についても同様である。

【0178】以上のように、本実施例によれば、再生専用エリアにおける隣接トラックのダミーデータ領域33あるいは34に互いに異なるデータ系列を配置することができる。このことは、所定の固定のデータ(例えば、FF)に対し、データ領域37に記録するデータに対するスクランブルと同じスクランブルを用い、かつ隣接セクタ間で異なる初期値によってスクランブルを行うことによって実現できる。このようなスクランブルデータを、データ領域37のデータに対して使用する記録符号と同じ記録符号で変調してパッド領域82あるいは85に記録することにより、再生専用エリアにおけるトラックサーボが位相誤差検出方式である場合にも、比較的安定なサーボが可能となる。また、パッド領域82及び85に記録するデータを作成するためのスクランブル回路および記録符号化回路を、データ領域37に記録するデータ作成用のスクランブル回路および記録符号化回路と共通化できる。このことにより、記録信号処理回路の構成を簡単にし、回路規模を縮小することができる。

【0179】なお、本実施例では、記録可能エリアにおいて第1および第2のガードデータ領域23及び18の長さを伸縮させることにより、データ領域17の位置を移動させたが、本発明はこれに限定されるものではない。例えば、ギャップ領域13とバッファ領域19の長さを同様に伸縮させてもよく、さらにそれらを組み合わせて伸縮させても良い。

【0180】(実施例7) 上述の実施例6では、記録可能エリア及び再生専用エリアにおけるセクタ10及び30のデータ配列の例を説明した。図10(a)及び図11(a)に示されるように、記録可能エリアにおいてはVFO領域15の後データ領域17の前にブリシク領域44を設け、再生専用エリアにおいてはVFO領域84の後データ領域37の前にブリシク領域46を設けている。

【0181】一方、従来の光ディスクにおいては、例えば図23に示されるように、VFO領域403の後に直ぐデータ領域450が配置されている。データ領域450は、先頭に対応するデータ同期系列404a、404b、・・・が配置された複数のデータブロック405a、405b、・・・から構成されている。

【0182】上記のようなデータフォーマットでは、再生時には、まずVFO領域403によりPLL回路でのクロックの引き込みを安定化させた後、データ同期系列404aを検出する。そして、データ同期系列404aの検出によってデータ領域450の先頭を認識し、最初のデータブロック405aが再生される。

【0183】しかしながら上記のような構成では、先頭データブロック405aの開始タイミングを特定する第1のデータ同期系列404aの部分に、例えば、光ディスクの記録膜の損傷等が生じた場合、読み出す同期データにエラーが発生して先頭データブロック405aの開始位置が特定できないという問題点がある。

【0184】さらに、先頭データブロック405aの開始位置が特定できないと、先頭データブロック405aのみならず、引き続きデータブロック405bのブロックナンバーも特定できなくなるため、セクタ全体のデータ領域450のデータにエラーが発生し、読み取りが不可能となる。

【0185】しかしながら、上述のように、本発明の実施例6のデータフォーマットによれば、VFO領域の後にブリシク領域を設けているため、データ領域内の第1のデータ同期系列にエラーが発生しても、先頭データブロックデータ開始タイミングを信頼性良く検出することができる。

【0186】実施例7では、このようなブリシク領域について、より詳細に説明する。

【0187】図14(a)は、本実施例による光ディスクの書換可能エリアの1セクタのデータフォーマットを示し、図14(b)は、再生専用エリアの1セクタのデ

ータフォーマットを示している。尚、図14(a)及び14Bにおいて、これまで説明した実施例による光ディスクのデータフォーマットと共通する部分には、同じ参照符号を付して対応を示している。

【0188】図14(a)に示すように、セクタ10は、ヘッダ領域80(セクタ識別データPID1)、それに続くミラー領域12(M)、ギャップ領域13(GAP)、第1のガードデータ領域23(GD1)、VFO領域15、ブリシク領域44(Psy)、第1のデータ領域17(DATA)、ポストアンブル45(PA)、第2のガードデータ領域18(GD2)、及びバッファ領域19(BUF)を有している。第1のデータ領域17は、複数のデータブロック5a、5b、・・・に分割され、各データブロックの先頭には対応する第1のデータ同期系列4a、4b、・・・が配置されている。

【0189】ミラー領域12は、ビットや溝が形成されていない平面部であり、トラッキングのオフセットをとるために用いられる。第1及び第2のガードデータ領域23及び18は、熱負荷によるサイクル劣化を補償するために予め定めたデータパターンを記録する領域である。第1のガードデータ領域23は記録データ始端部に配置され、第2のガードデータ領域18は記録データ終端部に配置される。ギャップ領域13は、データ記録始端における信号乱れを吸収したり、記録レーザーパワーを設定するための領域である。VFO領域15は、第3のデータ同期系列であり、予め定めた単一周期の符号が連続して記録される。ブリシク領域44は、データの再生開始位置を特定するために本実施例において示される第2のデータ同期系列である。ポストアンブル45は、変調符号を終結し、再生信号処理を安定に移行させるために設けられる。

【0190】また、再生専用エリアのセクタ30においては、図14(b)に示されるように、記録可能エリアのギャップ領域13、第1のガードデータ領域23の代わりにパッド領域82(DMY)及びポストアンブル83(PA)を設け、第2のガードデータ領域18及びバッファ領域19の代わりに、パッド領域85(DMY)及びポストアンブル86を設けることにより、トラッキングの安定性を図っている。しかし、他の部分のデータ配列(フォーマット)は、図14(a)に示されるセクタ10と同様である。以下では、記録可能エリアのセクタ10におけるブリシク領域44及び再生専用エリアのセクタ30におけるブリシク領域46に配置される第2のデータ同期系列について詳しく説明する。尚、以下では、記録可能エリアのセクタ10におけるブリシク領域44を例として説明するが、再生専用エリアのセクタ30におけるブリシク領域46についても同様である。

【0191】上述のように、本実施例によるデータフォ

10

20

30

40

50

ーマットは、データ領域の先頭に配置された第1のデータ同期系列4aと第3のデータ同期系列(VFO領域15あるいは84)との間に、第2のデータ同期系列(ブリシク領域44あるいは46)を付加したデータ配列を有する。第2のデータ同期系列には、符号列の中において特定の位置を検出させるため、いわゆる自己相関が強く、他のデータ部には発生しない特定のパターンを割り当てる。

【0192】信号再生時には、まず、第3のデータ同期系列(VFO領域15)を再生し、単一周期の繰り返しパターンにより、PLL回路でクロックを引き込み、これを安定化させる。クロックが十分に安定化した後、第2のデータ同期系列(ブリシク領域44)の位置を検出する。この検出位置から情報データ領域の先頭に位置する第1のデータ同期系列4aの読み出し開始位置を特定できる。次に、第1のデータ同期系列4aを用いてデータ領域17のデータとの同期を確立することにより、より一層正しいタイミングでデータの再生を行うことが可能となる。

【0193】また、図14(a)に示したように、データ領域17をデータブロックに分割する場合、第1のデータ同期系列4a、4b、・・・はデータ領域17に複数個配置され、冗長度が増える。従って、ユーザデータ用の記録領域を十分に確保するためには、1つのデータ同期系列の長さを短くする必要がある。一方、第2のデータ同期系列(PSY44)は1セクタに1つしか存在しないので、検出をより確実にするために、その符号系列の長さを長く構成することが可能である。

【0194】従って、本実施例によれば、比較的長い第2のデータ同期系列(PSY44)の位置を確実に検出することができ、検出された第2のデータ同期系列(PSY44)の位置からデータ領域17の先頭に位置する第1のデータ同期系列4aの読み出し開始位置を特定することができる。このことにより、第1のデータ同期系列4aを短く構成しても、その検出を安定に行うことができる。

【0195】次に、第2のデータ同期系列の符号パターンの例を説明する。本実施例では、記録符号として、データの8ビットを記録符号のチャンネルビット16ビットに変換し、最短ビット長が3チャンネルビット、最長ビット長が11チャンネルビットである8/16符号を用いる。ここで、1チャンネルビットの間隔をTで表す。また、データの表記にNRZI符号を用いる。NRZI符号においては、信号レベルは、ビット"1"で反転し、ビット"0"では反転しない。また、第2のデータ同期系列は、記録符号によるマーク/スペース長の制限を満足する必要がある。

【0196】従って、本実施例における最短記録ビット長は"100"となる。第3のデータ同期系列(VFO領域15)の符号は、再生を安定に行うために、その周期が

最短記録ビット長より長く、かつ、PLLの確実な引き込みが行えるエッジ情報(レベル反転)を多く含むことが要求される。そこで、本実施例では、VFO領域15に記録する第3のデータ同期系列として、"1000"の繰り返しにより構成される符号系列を用いる。従って、VFO領域15におけるマーク、スペース長は4Tとなる。【0197】また、上記のように、ブリシク領域44の第2のデータ同期系列は、VFO領域15の第3のデータ同期系列からクロック同期を行った後に検出されるため、4Tごと同期をとれる符号とすることにより、同期再生をより確実に行うことができる。従って、第2のデータ同期系列として、4チャンネルビットのパターンの組み合わせを用いることが有効である。

【0198】一方、第2のデータ同期系列のマーク長及びスペース長の平均が、VFO領域の第3の同期系列の繰り返しパターン(以下、VFOパターンとする)の周期に近い場合、NRZI符号で表した"1"が2つの符号系列で似たような位置に存在することになる。従って、再生時にビット誤り等が発生した場合、VFOパターンを第2のデータ同期系列と誤って検出する確率が高くなる。そのため、本実施例では、第2のデータ同期系列とVFOパターンとの符号間距離を大きくとるようにする。しかし、第2のデータ同期系列のマーク長、スペース長の平均をVFOパターンの周期4Tよりも短くするためには、最短記録ビット長であるパターン3Tを多く含む必要があり、再生時の安定性が損なわれる。そこで、本実施例では、第2のデータ同期系列のマーク長、スペース長の平均がVFOパターンの周期4Tより長くなるようにする。

【0199】本実施例による第2のデータ同期系列は、4ビット長であり、その中にレベル反転が1回だけ含まれる符号シンボル、「0001」、「0010」、「0100」、及び「1000」と、レベル反転が発生しない4ビット長符号シンボル「0000」とを複数個組み合わせで構成する符号系列とする。

【0200】次に、第2のデータ同期系列を構成する符号系列のより具体的な例を示す。本実施例でも、前記の8/16変調符号を用いている。後述するように、第1のデータ同期系列として2バイトの符号を用いるため、第2のデータ同期系列として3バイト使用する。前記の8/16変調符号で変換すると、記録チャンネルビットとしては48ビット長となる。上記の4ビット長の符号シンボルの組み合わせを使用すれば、12シンボルの長さとなる。以下、符号系列の具体例を4つ示す。

【0201】(1) 符号系列の第1の例(パターン1)

"0100 0010 0100 0010 0010 0010 0100 0100 1000 0010 0100 1000"

パターン1は、ISO/IEC 10089で規格されているパターンと同じであり、"0100"、"0010"、"1000"の3種類のシンボルにより構成されている。

【0202】(2) 符号系列の第2の例(パターン2)

"1000 0100 0100 1000 0010 0001 0000 1000 0010 0100 0100 0001"

パターン2は、"0100"、"0010"、"1000"、"0001"、"0000"の5種類のシンボルにより構成されている。

【0203】(3) 符号系列の第3の例(パターン3)

"0000 0100 0100 1000 0010 0001 0010 0000 1000 0010 0001 0001"

パターン3はパターン2と同じ5種類のシンボルにより構成されている。

【0204】(4) 符号系列の第4の例(パターン4)

"0000 0100 0100 1000 0010 0001 0010 0000 1000 0010 0001 0000"

パターン4も、パターン2と同じ5種類のシンボルにより構成されている。このパターンは、後に詳しく説明するように、本出願人が独自に見出したパターンであり、VFO領域15とデータ領域17との間に配置されるPSY領域44のデータ系列として、エラーにも強く、優れた検出結果を与えるパターンの一例である。

【0205】図15は、上記パターン1~4の特性の比較として、各パターンのマーク長とスペース長の平均、マーク長とスペース長の最大値及び最小値、パターンを構成するシンボルの種類、およびデジタル積算値(DSVの絶対値)を示している。

【0206】図15に示されるように、各パターンで発生するマーク/スペース長の最小値及び最大値は、全て3Tと6Tとなり、8/16変調符号による変調の制限値(最大長11T、最小長3T)を満足している。

【0207】また、パターン1~4の平均マーク/スペース長は、前述のように、第3のデータ同期系列の繰り返し周期である4Tと異なっている方がよい。図15から分かるように、パターン1の平均マーク/スペース長は3.7Tであり4Tに比較的近づいている。これは、パターン1の符号系列を構成する3種類のシンボルが、いずれも4ビット中の1ビットが必ず"1"になるシンボルであるためである。特に、パターン1は、"0000"のシンボルを含まないため、平均マーク/スペース長を4Tより長くすることが困難となる。

【0208】一方、パターン2~4の符号系列は、シンボル"0000"を含む5種類のシンボルを用いて構成されており、平均マーク/スペース長を4Tより長くすることができる。

【0209】また、記録符号の特性を表す指標の1つとして、記録符号をNRZI符号で表し、各ビットの「1」を1値に「0」を-1値に変換して全符号を積算したデジタル積算値(DSV)を用いることができる。このデジタル積算値が零であれば、記録符号に含まれる直流成分が零となるため、再生信号の直流成分が変動せず、再生信号の2値化を安定に行うことができる。各パターンのデジタル積算値は、図15に示される通りで

あり、パターン4では0となる。

【0210】次に、第2のデータ同期系列(PSY領域)の検出を説明する。

【0211】図16は、第2のデータ同期系列を検出するPSY検出回路200の一例を示している。図16に示されるように、PSY検出回路200は、第1のシフトレジスタ91、第2のレジスタ92、一致数カウンタ93、しきい値回路94、同期検出許可発生回路95、及びAND回路96を備えている。本実施例では、上述のように、第2のデータ同期系列の長さは48ビットであるとし、第2のデータ同期系列を構成する12個の4ビット長シンボルをS0~S11とする。即ち、第2のデータ同期系列のパターンは、シンボル列S0、S1、S2、・・・、S11で表される。

【0212】まず、第2のデータ同期系列のパターン(シンボル列)S0、S1、S2、・・・、S11を第2のレジスタ92に保持しておく。そして、PSY検出を行うべき再生信号を、順次シフトさせながら第1のシフトレジスタ91に入力する。そして、4ビットごと、即ちシンボルごとに、第2のレジスタ92に保持された第2の同期系列S0~S11との一致検出(パターンマッチ)を行う。一致したシンボル数を一致数カウンタ93で計数し、その結果をしきい値回路94に出力する。しきい値回路94には、第2のデータ同期系列を検出したと判断するためのしきい値が予め設定されており、一致数カウンタ93で計数したカウント値がこのしきい値を越えた場合、しきい値回路94から検出信号が出力される。

【0213】例えば、しきい値を8と設定すると、しきい値回路94は、入力再生信号と第2の同期系列S0~S11とが8シンボル以上一致した場合に検出信号を出力する。再生信号にエラーがなければ、第1のシフトレジスタ91の内容を1ビットずつシフトしながら第2のデータ同期系列を検出した場合、12シンボル全てが一致する。同期検出許可発生回路95は、第2のデータ同期系列を検出すべき期間を表すゲート信号を出力する。この検出期間中に、しきい値回路94が第2のデータ同期系列を検出したとき、AND回路96からシステム制御回路(図示せず)に第2のデータ同期系列の検出信号が出力される。

【0214】なお、本実施例においては4ビットのシンボルごとにパターンマッチを行ったが、他のビット数、例えば1ビットを単位としてパターンマッチを行ってもよい。

【0215】次に、図14(a)(図14(b)でも同様である)に示したデータフォーマットに従って具体的な符号パターンを割り当てた具体例を示す。図17は、VFO領域15から最初のデータブロック5a迄のデータフォーマットの一例を示している。

【0216】図17に示すように、VFO領域15には、第3のデータ同期系列として"1000"による繰り返し

パターンのデータ系列が、少なくとも64ビット存在するとする。PSY領域44の第2のデータ同期系列の後に続く、データ領域17の第1のデータ同期系列4aは、32ビットのパターン4a-1:"00010010010001000000000000010001"、あるいはパターン4a-2:"0001001000000100 0000000000010001"であるとする。さらに第1のデータ同期系列4aに続くデータブロック5aの先頭部を任意の16ビットであるとする。

【0217】以下、上述の第2のデータ同期系列の具体例(パターン1~4)のうち、パターン1及び4について、PSY検出において得られるパターンマッチを説明する。

【0218】ここで、第2のデータ同期系列は、図17に示すように、48ビット幅の検出ウィンドウ97を用いて行われる。エラーがなければ第2のデータ同期系列に対して12シンボルの一致が得られるべき位置を基準位置として、検出ウィンドウ97を基準位置より-64ビットから+48ビットの範囲でシフトさせて検出を行った。そして、上述のように、入力信号の4ビットごとに第2のデータ同期系列のシンボルとの比較を行い、パターンマッチの個数を求めた。その結果を図19(a)及び19Bに示す。図19(a)及び19Bに示すグラフは、一般に自己相関関数と呼ばれる。そして、パターンマッチのしきい値を8シンボルとし、8シンボル以上が一致した位置を第2のデータ同期系列の検出位置とするものとする。

【0219】ここで、第2のデータ同期系列の検出に対する第1のデータ同期系列4aデータブロック5aの影響を考慮するため、図19(a)及び19Bの結果は、以下のようにして求めている。第1のデータ同期系列のパターン4a-1及びパターン4a-2については、各時点においてよりパターンマッチの値が大きくなる方

(即ち、第2のデータ同期系列の検出により好ましくない影響を与えるパターン)を選択している。また、検出ウィンドウ97が基準位置より40ビット程度以上右側にシフトした場合には、図17に示すように、第1のデータ同期系列4aに後続するデータブロック5aが検出ウィンドウ97内に含まれる。従って、第2のデータ同期系列の検出に、データブロック5aのパターン(16ビット)が大きく影響してくる。そこで、最悪の場合を想定して、最も多くのパターンマッチ数を与えるデータブロック5aのパターン(16ビット)を用いている。

【0220】その結果、図19(a)及び図19(b)から分かるように、検出ウィンドウ97が基準位置(即ち、ビットシフト0の位置)より左側にシフトしたときのパターンマッチの値の最大値は、パターン1では5であるのに対し、パターン4では4である。また検出ウィンドウ97が基準位置より右側にシフトした場合も、基準位置から40ビットの範囲において、パターン1によるパターンマッチの最大値が6であるのに対し、パター

ン4では4である。検出ウィンドウ97が基準位置以外にあるときのパターンマッチの値は、誤って第2のデータ同期系列を検出することを防ぐため、できるだけ低くなることが望ましい。従って、ビットシフトに対する自己相関の特性は、パターン4の方が優れているといえる。

【0221】次に、エッジシフト発生時やスライス変動時における、第2のデータ同期系列の各パターン例の自己相関性を調べる。1ビットのエッジシフトとは、再生信号が、例えば、本来、"00100"となるべきところで、"01000"や"00010"となることを表す。また、図18

(a)~図18(c)は、スライス変動を説明する図である。スライスレベルは再生信号の2値化の基準であり、再生信号をサンプリングしてその値がスライスレベルより大きくなる場合を"1"として2値化がおこなわれる。2値化の結果はNRZ1符号で表される。図18

(a)に示すように、本来は、再生信号の振幅の中心位置でスライスすることにより、再生信号の2値化が行われる。しかし、図18(b)に示すように、スライスレベル上昇が生じたり、図18(c)に示すようにスライスレベル下降が生じると、再生信号の2値化の基準がずれることになる。その結果、本来、図18(a)に示すようにNRZ1符号で"10001000"と再生されるべき信号系列が、スライスレベル上昇時には"10010000"と再生されたり(図18(b))、スライスレベル下降時には"10000100"と再生されたりする(図18(c))。

【0222】図20A及び20Bは、第2のデータ同期系列を検出するウィンドウ97内で1ビットのエッジシフト任意の位置に1カ所から3カ所まで発生した場合の、パターンマッチの最悪値の結果を示す。また、図20Cは、スライスレベルが上昇することにより、VFO領域15のパターンが本来の"10001000"から"10010000"に変動し、PSY領域の第2のデータ同期系列にもそれと同様の変動があるとした場合パターンマッチの結果を示し、同様に、図20Dは、逆にスライスレベルが下降した場合のパターンマッチの結果を示している。

【0223】図20A及び20Bに示されるように、エッジシフト箇所が1多くなると、全体的にパターンマッチの値がほとんどすべてのビット位置において1上昇する。その結果、パターン1の場合、図20Aから分かるように、エッジシフトが2カ所発生すると、検出ウィンドウ97の基準位置以外の位置においても、パターンマッチの値が8となる箇所があり、誤検出の恐れがある。しかし、パターン4の場合、エッジシフトが2カ所発生したときでも、検出ウィンドウ97の基準位置以外の位置におけるパターンマッチの値の最大値は6であり、誤検出の可能性が少ない。

【0224】また、図20Cによれば、パターン1の場合、検出ウィンドウ97をその基準位置から左側(図中マイナス側)に64ビットから48ビットの範囲にシフ

10

20

30

40

50

トして検出を行ったとき、即ち、スライス変動したV F O領域15の信号系列とのパターンマッチを行った場合、パターンマッチの値が急激に高くなる箇所があり（その値が8になっている）、第2のデータ同期系列として誤検出される可能性がある。しかし、パターン4の場合は、スライスレベルが変動したときも、検出ウィンドウ97の基準位置から左側でのパターンマッチの値の最大値は5であり、誤検出の可能性が少ない。

【0225】以上、本実施例で説明したように、パターン4の第2のデータ同期系列は、記録符号としての特性も良く、エッジシフトやスライスレベルの変動などに対しても同期信号を誤検出の可能性を少なく、P S Y領域に記録する第2のデータ同期系列として好ましい。

【0226】

【発明の効果】以上説明したように、本発明の光ディスクによれば、グルーブトラック及びランドトラックのどちらをトラッキングする場合にも、第1のヘッダ領域のセクタ識別データを再生することが可能であり、グルーブトラックおよびランドトラック各々に対して専用のヘッダ領域を設ける必要がない。

【0227】また、書換可能エリアのプリフォーマットにおいて、案内溝（グルーブトラック）を形成するカッティングビームをグルーブトラックの中心から内外周にウォブリングさせることにより、第1のヘッダ領域を光ディスク上に容易にかつ高精度に形成することができる。従って、書換可能エリアのヘッダ領域を形成するために、専用のカッティング用光源を別途設ける必要がない。

【0228】このように本発明の光ディスクによれば、書換可能エリアで内でのプリフォーマットを、単一のカッティング用光源を用いて精度よくかつ容易に実現することができる。従って、書換可能エリアと再生専用エリアとが混在する場合でも、従来のカッティングマシンを用いてプリフォーマットが実現できる。

【0229】また、以上説明したように、本発明によれば、再生専用エリアにおけるセクタの長さ、ヘッダ領域の長さ、及び各セクタに記録するデータ領域の長さを、書換可能エリアにおけるセクタの長さ、ヘッダ領域の長さ、及び各セクタに記録するデータ領域の長さと同じにすることにより、再生専用エリアのデータフォーマットを、書換可能エリアのデータフォーマットに整合させる。このことにより、再生専用エリアと書換可能エリアとでセクタの管理を統一し、セクタ検索等の処理を一元化することができる。

【0230】また、本発明によれば、再生専用エリアの情報データ領域の前後にダミーデータ領域を付加することにより、再生専用エリアにおけるセクタの長さおよびヘッダ領域の長さ、及び1セクタに記録するデータの長さを、書換可能エリアにおけるセクタの長さ、ヘッダ領域の長さ、及び1セクタに記録するデータの長さと同じにすることができる。このことにより、再生専用エリア

と書換可能エリアとでセクタの管理を統一し、セクタの検索等の処理を一元化することができる。

【0231】また、本発明の光ディスクによれば、書換可能エリアと再生専用エリアとが混在した光ディスクフォーマットであっても、書換可能エリア及び再生専用エリアに対する再生信号処理回路を別々に設ける必要がない。従って、信号処理部を共通化し、光ディスク記録再生装置の回路規模を縮小することができ、より簡単な回路構成で信頼性の高い再生信号処理回路を実現できる。

【0232】また、本発明によれば、再生専用エリアにおけるトラッキングサーボが位相誤差検出方式であっても、トラッキング誤差信号を安定して検出でき、比較的安定なトラッキングサーボが可能である。また、隣接するトラックにおける第2のダミーデータ領域に互いに異なるデータ同期系列を配置することにより、トラッキングサーボの安定化とともに、情報データ領域の開始点を確実に検出できる。

【0233】また、本発明によれば、未記録で残った再生専用エリアのセクタにダミーデータを記録したセクタを補充することで、書換可能エリアの接続部を常にトラックの先頭から開始することができ、セクタ管理を効率的に行うことができる。

【0234】また、本発明によれば、プリシンク領域に自己相関性の強い第2のデータ同期系列を用いることにより、高い信頼度でプリシンク領域を検出することができ、その結果プリシンク領域の後に続いて配置されるデータ領域の開始タイミング位置を正しく特定することができる。このことにより、記録されたデータの再生を安定して行うことができる。

【0235】また、第2のデータ同期系列の構成として、V F O領域のマーク／スペース長の平均よりも、第2のデータ同期系列におけるマーク／スペース長の平均を長くすることにより、V F O領域に用いられるデータ同期系列のパターンに対してパターンマッチを起こしにくくすることができる。更に、この効果は、再生信号にエラーがない状態であっても、あるいはエッジシフトが生じたり、スライスレベルが変動している状態であっても実現できる。従って、このような第2のデータ同期系列は、V F O領域とデータ領域との間に配置されるプリシンク領域のデータ系列として、エラーにも強く、優れた検出結果を得ることができる。

【0236】また、第2のデータ同期系列のデジタル積算値を零にすることにより、直流成分の変動に影響を与えないので、第2のデータ同期系列の付加により再生信号の安定性を損うことがない。

【0237】また、第2のデータ同期系列が変調符号則上の制限値を満足することにより、光ディスク上に記録されるマークが小さすぎて波形干渉を起こしたり、あるいはマークが大きすぎて信号の反転間隔が長くなり、クロック同期が不安定となることを防ぐ効果がある。

10

20

30

40

50

【図面の簡単な説明】

【図1】本発明による光ディスクの書換可能エリア及び再生専用エリアの配置例を示す図である。

【図2】本発明の1つの実施例による光ディスクのデータフォーマット及び再生信号を示す図である。

【図3】本発明による光ディスクを再生する再生信号処理部を示す図である。

【図4】本発明のもう1つの実施例による光ディスクのデータフォーマット及び再生信号を示す図である。

【図5】位相誤差検出方式によるトラッキング制御の原理を示す図である。

【図6】隣接するトラックに同じデータ系列が記録されている場合のトラッキング誤差信号の波形を示す図である。

【図7】隣接するトラックに異なるデータ系列が記録されている場合のトラッキング誤差信号の波形を示す図である。

【図8】本発明の1つの実施例によるダミーデータ領域のデータフォーマット例を示す図である。

【図9】本発明の1つの実施例による、セクタ制御用のダミーデータを記録した光ディスクを示す図である。

【図10】本発明の1つの実施例による書換可能エリアのデータフォーマットを示す図である。

【図11】本発明の1つの実施例による再生専用エリアのデータフォーマットを示す図である。

【図12】本発明の1つの実施例によるスクランブルデータを生成する回路の構成例を示す図である。

【図13】変調符号の変換表の一例を示す図である。

【図14】本発明の1つの実施例による光ディスクの書*

*換可能エリア及び再生専用エリアのデータフォーマットを示す図である。

【図15】本実施例による第2のデータ同期系列の各パターンの特性の比較を示す図である。

【図16】第2のデータ同期系列の検出回路の構成例を示す図である。

【図17】第2のデータ同期系列の検出方法及び検出範囲を示す図である。

【図18】2値化のスライスレベルの変動を説明する図である。

【図19】再生信号にエラーがない場合のパターン1及びパターン4の自己相関関数を示す図である。

【図20A】同期パターン検出ウィンドウ内で、エッジシフトが1カ所から3カ所まで発生した場合における、パターン1及びパターン4の自己相関関数を示す図である。

【図20B】同期パターン検出ウィンドウ内で、エッジシフトが1カ所から3カ所まで発生した場合における、パターン1及びパターン4の自己相関関数を示す図である。

【図20C】スライスレベルが変動した場合のパターン1及びパターン4の自己相関関数を示す図である。

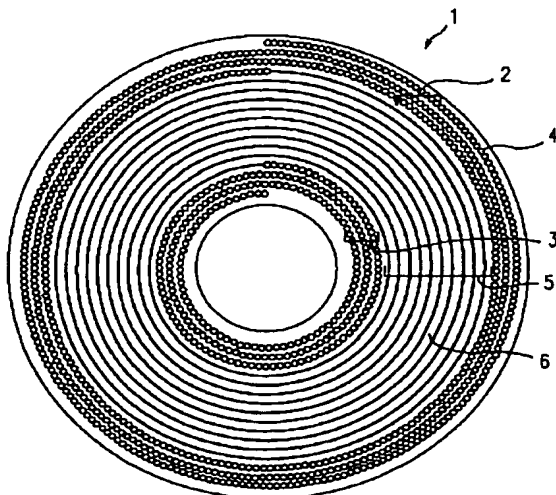
【図20D】スライスレベルが変動した場合のパターン1及びパターン4の自己相関関数を示す図である。

【図21】従来の光ディスクを説明する図である。

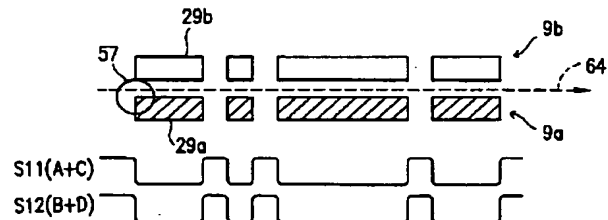
【図22】従来の光ディスクを再生する再生信号処理回路を示す図である。

【図23】従来の光ディスクのデータフォーマットを示す図である。

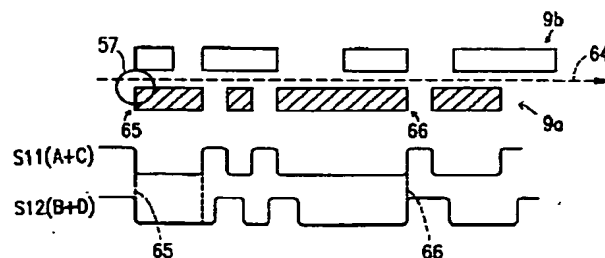
【図1】



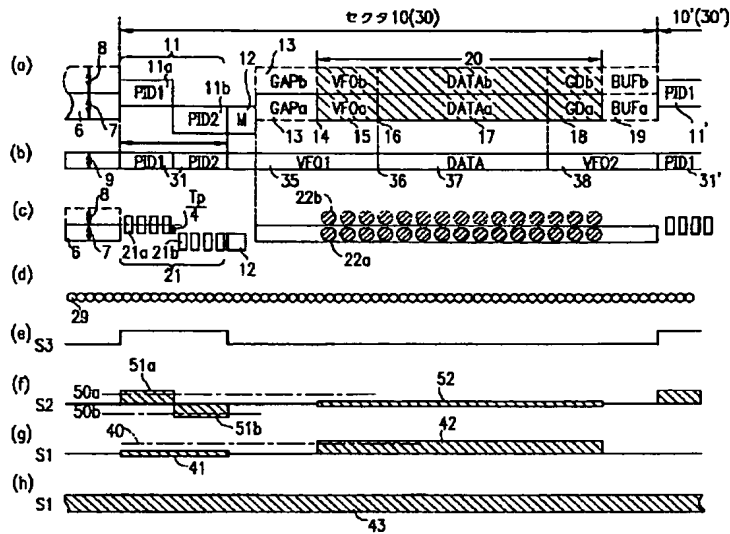
【図6】



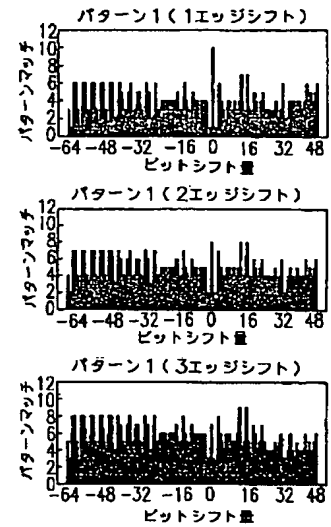
【図7】



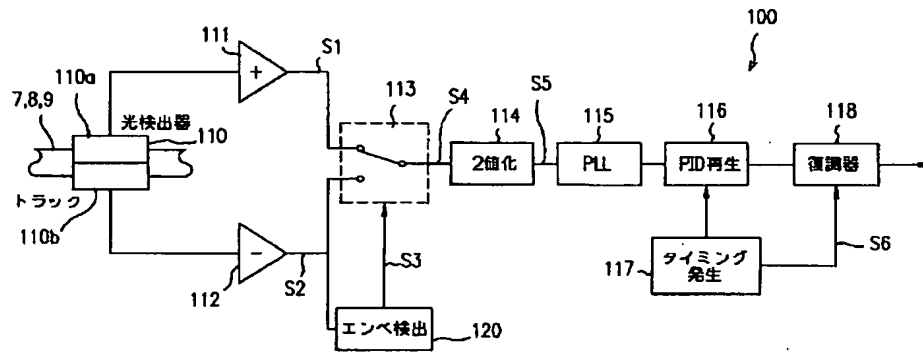
【図2】



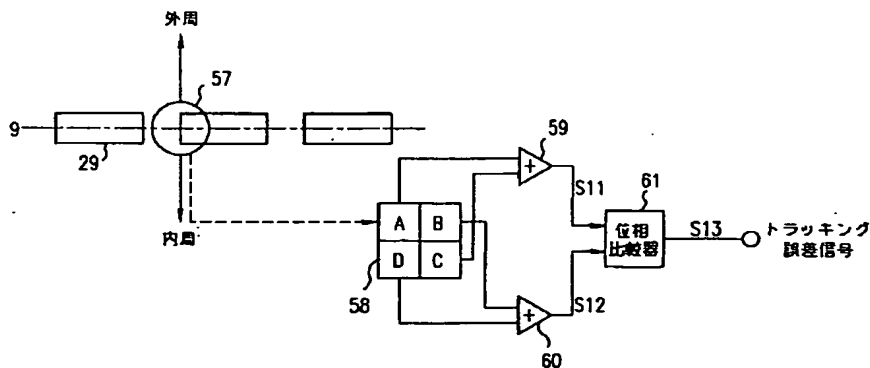
【図20A】



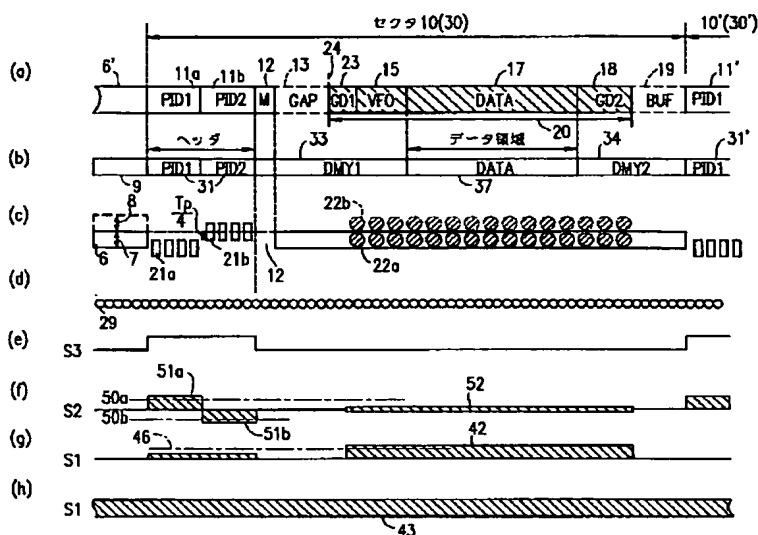
【図3】



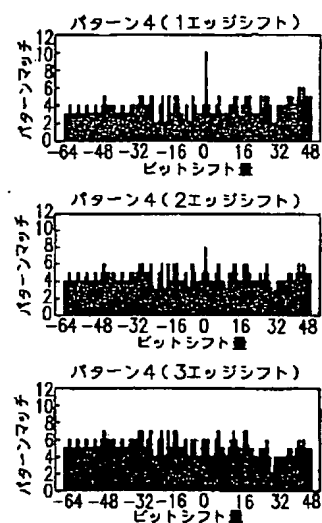
【図5】



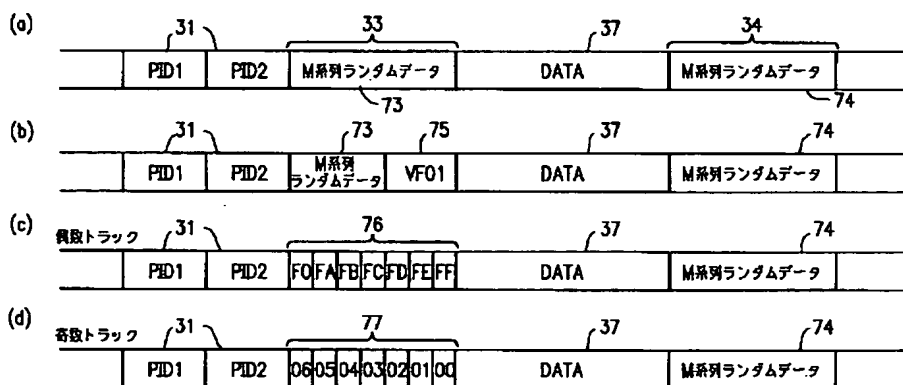
【図4】



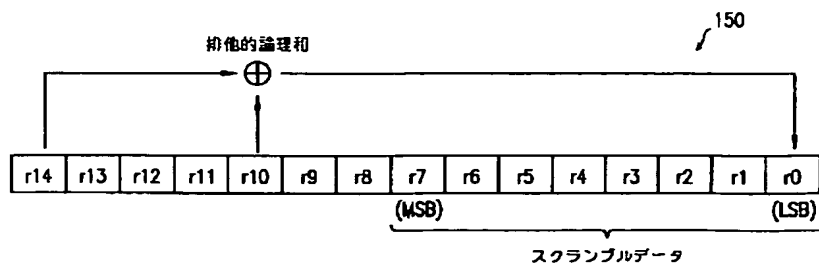
【図20B】



【図8】

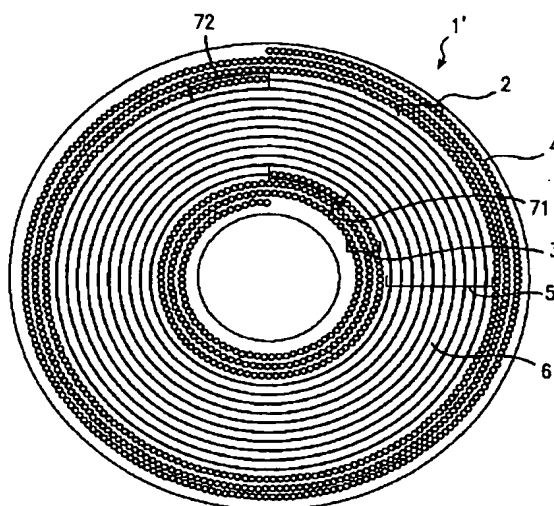


【図12】

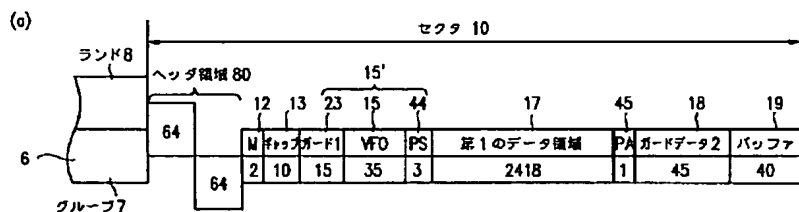


$$\text{原始多項式: } X^{15} + X^4 + 1$$

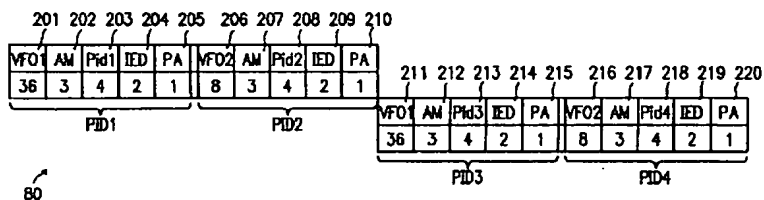
【図9】



【図10】



(b)



【図13】

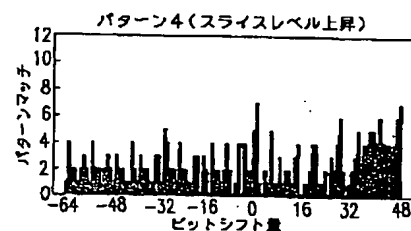
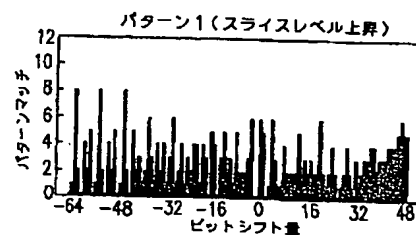
変換テーブルの内容

データ Di	St=1の場合 Yi	St=1の場合 St+1	St=2の場合 Yi	St=2の場合 St+1	St=3の場合 Yi	St=3の場合 St+1	St=4の場合 Yi	St=4の場合 St+1
0	0010000000001001	1	0100000100100000	2	0010000000001001	1	0100000100100000	2
1	0010000000010010	1	0010000000010010	1	1000000100100000	3	1000000100100000	3
2	0010000010010000	2	0010000100100000	2	1000000000010010	1	1000000000010010	1
3	0010000001001000	3	0100010010000000	4	0010000001001000	2	0100010010000000	4
4	0010000010010000	2	0010000010010000	2	1000000010010000	2	1000000010010000	2
5	0010000000100100	2	0010000000100100	2	1001001000000000	4	1001001000000000	4
6	0010000000100100	3	0010000000100100	3	1000100100000000	4	1000100100000000	4
7	0010000000100100	3	0100000000001001	1	0010000000100100	3	0100000000001001	1
8	0010000001001000	3	0010000001001000	3	1000010010000000	4	1000010010000000	4
9	0010000010010000	3	0010000100100000	3	1001001000000001	1	1001001000000001	1
10	0010010010000000	4	0010010010000000	4	1000100100000001	1	1000100100000001	1
11	0010001001000000	4	0010001001000000	4	1000000010010000	3	1000000010010000	3

【図15】

	パターン1	パターン2	パターン3	パターン4
マーク長とスペース長の平均	3.7T	4.4T	4.4T	4.8T
マーク長、スペース長の最小値、最大値	3T, 6T	3T, 6T	3T, 6T	3T, 6T
パターンを構成する4ビットシンボルの種類	3	5	5	5
DSV	6	0	2	0

【図20C】



(a)

セクタ 30

第2のダミー領域 33

第3のダミー領域 34

ヘッド領域 90

82 83 84 46 37 47 85 86

	パッド1	PA	VFO	PS	第2のデータ領域	PA	パッド2	PA
128	30	1	35	3	2418	1	80	1

(b)

231 232 233 234 235 236 237 238 239 240 241 242 243 244 245 246 247 248 249 250

VFO1	AM	Pid1	IED	PA	VFO2	AM	Pid2	IED	PA	VFO1	AM	Pid3	IED	PA	VFO2	AM	Pid4	IED	PA
36	3	4	2	1	8	3	4	2	1	36	3	4	2	1	8	3	4	2	1

PID1 PID2 PID3 PID4

90

(a)

セクタ 10

80 12 13 23 15 44 4a 5a 4b 5b 4c 45 18 19 11'

PID M GAP GD1 VFO PSY S DATA S DATA S DATA P GD2 BUF PID

15' 17

(b)

セクタ 30

90 82 83 84 46 47 85 86

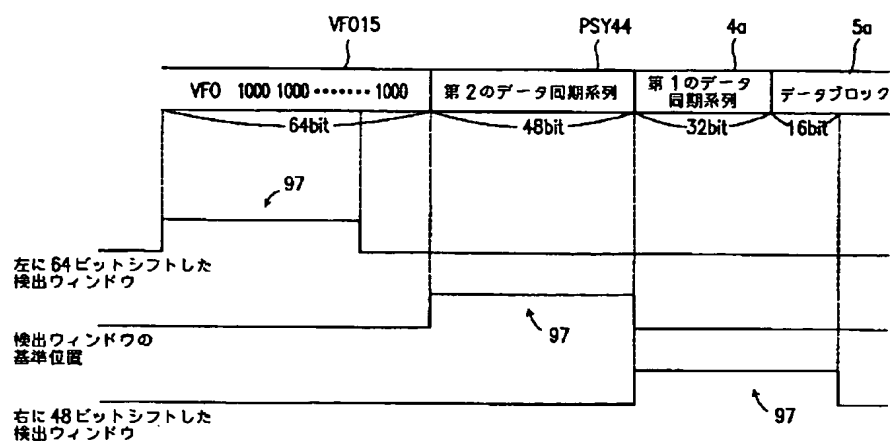
PID M DMV P VFO PSY S DATA S DATA S DATA P DMV P PID

33 37 34

Figure 1 is a block diagram of a data synchronization circuit. The circuit consists of several main components: a 48-bit shift register (91), a 48-bit data sequence (92), a counter (93), a latch (94), and an AND gate (96). The shift register (91) receives a 4-bit signal (再生信号) and outputs a 48-bit signal. This 48-bit signal is XORed with the 48-bit data sequence (92) to produce a 48-bit signal. This signal is then fed into the counter (93), which outputs a signal to the latch (94). The latch (94) outputs a signal to the AND gate (96). The AND gate (96) also receives a synchronization detection signal (95) and produces the final output (96).

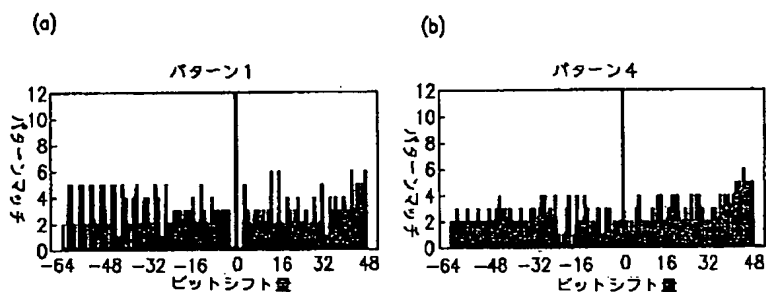
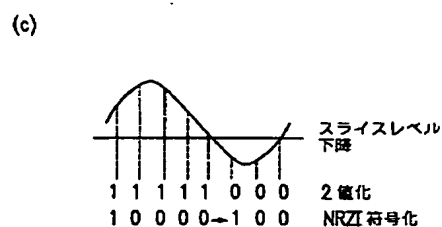
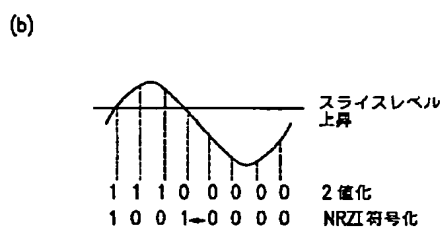
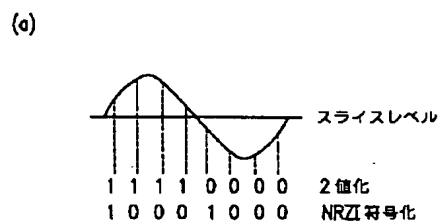
200

【圖 17】

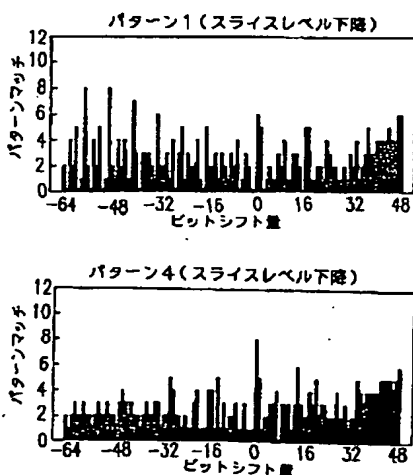


【图 18】

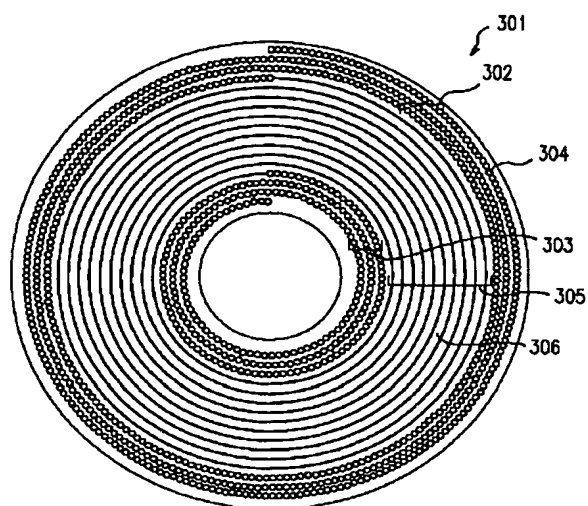
【圖 19】



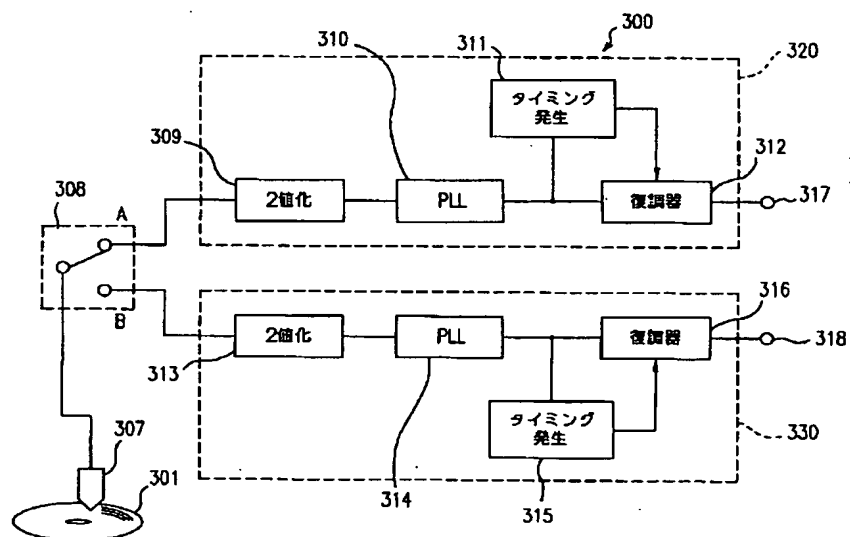
【図20D】



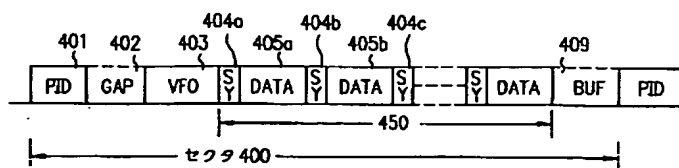
【図21】



【図22】



【図23】



【手続補正書】

【提出日】平成11年12月27日（1999. 12. 27）

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正内容】

【発明の名称】光ディスクおよび再生装置

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正内容】

【特許請求の範囲】

【請求項1】 書換可能な第1の記録領域と、再生専用の第2の記録領域とを有する光ディスクであって、
 該第1の記録領域は、溝部であるグルーブトラックと溝間部であるランドトラックとが交互に配置されたスパイラル状もしくは同心円状の第1のトラックを有しており、
 該第1のトラックは複数の第1のセクタに分割されており、該複数の第1のセクタのそれぞれは、該第1のセクタを識別するセクタ識別データを含む第1のヘッダ領域と、データを記録するための第1のデータ領域とを有しており、
 該第2の記録領域は、物理的な凹凸形状を有するビット列が配置されたスパイラル状もしくは同心円状の第2のトラックを有しており、該第2のトラックは複数の第2のセクタに分割されており、該複数の第2のセクタのそれぞれは、再生専用データが記録された第2のデータ領域を有しており、
 該第1のデータ領域および該第2のデータ領域の少なくとも一方は、複数のデータブロックに分割された情報データ領域を含み、
 該複数のデータブロックのそれぞれの先頭には、該複数のデータブロックのうち対応するデータブロックの読み出し開始位置を特定するためのシンク領域が配置されており、
 該複数のデータブロックのうち最初のデータブロックの先頭に配置された該シンク領域の前に、該最初のデータブロックの先頭に配置された該シンク領域の読み出し開始位置を特定するためのブリシンク領域が配置されており、
 該ブリシンク領域の前に、該ブリシンク領域を検出するために使用されるクロックを安定化させるためのVFO領域が配置されており、
 該ブリシンク領域のデータ系列における「1」を1値に、「0」を-1値に変換して全符号を積算したデジタル積算値が零であり、
 該ブリシンク領域のデータ系列は、該情報データ領域に

おけるマーク長（「1」もしくは「0」レベル）及びスペース長（「0」もしくは「1」レベル）の変調符号則上の制限値である最大長及び最小長を満足し、

該ブリシンク領域のデータ系列における該マーク長及び該スペース長の平均値は、該VFO領域のデータ系列におけるマーク長及びスペース長より長い、光ディスク。

【請求項2】 前記ブリシンク領域のデータ系列は、4ビットを一組とした符号シンボル、「0100」、「0010」、「1000」、「0001」、「0000」のいずれかのシンボルを複数個組み合わせる構成される、請求項1に記載の光ディスク。

【請求項3】 前記ブリシンク領域のデータ系列は、「0000 01000100 1000 0010 0001 0010 0000 10000010 0001 0000」のシンボルを含む、請求項1に記載の光ディスク。

【請求項4】 請求項1～3のいずれかに記載の光ディスクを再生する再生装置であって、
 前記VFO領域を再生することにより、該ブリシンク領域を検出するために使用されるクロックを安定化させる手段と、
 該クロックを用いて、前記ブリシンク領域を検出する手段と、
 該ブリシンク領域に基づいて、前記複数のデータブロックのうち最初のデータブロックの先頭に配置された該シンク領域の読み出し開始位置を特定する手段と、
 該最初のデータブロックの先頭に配置された該シンク領域の読み出し開始位置と該複数のデータブロックのそれぞれの先頭に配置された該シンク領域とに基づいて、該複数のデータブロックのそれぞれの読み出し開始位置を特定する手段とを備えた、再生装置。

【手続補正3】

【補正対象書類名】明細書

【補正対象項目名】0016

【補正方法】変更

【補正内容】

【0016】

【課題を解決するための手段】本発明の光ディスクは、
書換可能な第1の記録領域と、再生専用の第2の記録領域とを有する光ディスクであって、該第1の記録領域は、溝部であるグルーブトラックと溝間部であるランドトラックとが交互に配置されたスパイラル状もしくは同心円状の第1のトラックを有しており、該第1のトラックは複数の第1のセクタに分割されており、該複数の第1のセクタのそれぞれは、該第1のセクタを識別するセクタ識別データを含む第1のヘッダ領域と、データを記録するための第1のデータ領域とを有しており、該第2の記録領域は、物理的な凹凸形状を有するビット列が配置されたスパイラル状もしくは同心円状の第2のトラッ

クを有しており、該第2のトラックは複数の第2のセクタに分割されており、該複数の第2のセクタのそれぞれは、再生専用データが記録された第2のデータ領域を有しており、該第1のデータ領域および該第2のデータ領域の少なくとも一方は、複数のデータブロックに分割された情報データ領域を含み、該複数のデータブロックのそれぞれの先頭には、該複数のデータブロックのうち対応するデータブロックの読み出し開始位置を特定するためのシンク領域が配置されており、該複数のデータブロックのうち最初のデータブロックの先頭に配置された該シンク領域の前に、該最初のデータブロックの先頭に配置された該シンク領域の読み出し開始位置を特定するためのブリシンク領域が配置されており、該ブリシンク領域の前に、該ブリシンク領域を検出するために使用されるクロックを安定化させるためのVFO領域が配置されており、該ブリシンク領域のデータ系列における「1」を1値に、「0」を-1値に変換して全符号を積算したデジタル積算値が零であり、該ブリシンク領域のデータ系列は、該情報データ領域におけるマーク長（「1」もしくは「0」レベル）及びスペース長（「0」もしくは「1」レベル）の変調符号則上の制限値である最大長及び最小長を満足し、該ブリシンク領域のデータ系列における該マーク長及び該スペース長の平均値は、該VFO領域のデータ系列におけるマーク長及びスペース長より長く、これにより、上記目的が達成される。前記ブリシンク領域のデータ系列は、4ビットを一組とした符号シンボル、「0100」、「0010」、「1000」、「0001」、「0000」のいずれかのシンボルを複数個組み合わせる構成されてもよい。前記ブリシンク領域のデータ系列は、「0000 0100 0100 1000 0010 0001 0010 0000 1000 0010 0001 0000」のシンボルを含んでいてもよい。本発明の再生装置は、上述した光ディスクを再生する再生装置であって、前記VFO領域を再生することにより、該ブリシンク領域を検出するために使用されるクロックを安定化させる手段と、該クロックを用いて、前記ブリシンク領域を検出する手段と、該ブリシンク領域に基づいて、前記複数のデータブロックのうち最初のデータブロックの先頭に配置された該シンク領域の読み出し開始位置を特定する手段と、該最初のデータブロックの先頭に配置された該シンク領域の読み出し開始位置と該複数のデータブロックのそれぞれの先頭に配置された該シンク領域とに基づいて、該複数のデータブロックのそれぞれの読み出し開始位置を特定する手段とを備えており、これにより、上記目的が達成される。

【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0017

【補正方法】削除

【手続補正5】

【補正対象書類名】明細書

【補正対象項目名】0018

【補正方法】削除

【手続補正6】

【補正対象書類名】明細書

【補正対象項目名】0019

【補正方法】削除

【手続補正7】

【補正対象書類名】明細書

【補正対象項目名】0020

【補正方法】削除

【手続補正8】

【補正対象書類名】明細書

【補正対象項目名】0021

【補正方法】削除

【手続補正9】

【補正対象書類名】明細書

【補正対象項目名】0022

【補正方法】削除

【手続補正10】

【補正対象書類名】明細書

【補正対象項目名】0023

【補正方法】削除

【手続補正11】

【補正対象書類名】明細書

【補正対象項目名】0024

【補正方法】削除

【手続補正12】

【補正対象書類名】明細書

【補正対象項目名】0025

【補正方法】削除

【手続補正13】

【補正対象書類名】明細書

【補正対象項目名】0026

【補正方法】削除

【手続補正14】

【補正対象書類名】明細書

【補正対象項目名】0027

【補正方法】削除

【手続補正15】

【補正対象書類名】明細書

【補正対象項目名】0028

【補正方法】削除

【手続補正16】

【補正対象書類名】明細書

【補正対象項目名】0029

【補正方法】削除

【手続補正17】

【補正対象書類名】明細書

【補正対象項目名】0030
 【補正方法】削除
 【手続補正18】
 【補正対象書類名】明細書
 【補正対象項目名】0031
 【補正方法】削除
 【手続補正19】
 【補正対象書類名】明細書
 【補正対象項目名】0032
 【補正方法】削除
 【手続補正20】
 【補正対象書類名】明細書
 【補正対象項目名】0033
 【補正方法】削除
 【手続補正21】

＊【補正対象書類名】明細書
 【補正対象項目名】0034
 【補正方法】削除
 【手続補正22】
 【補正対象書類名】明細書
 【補正対象項目名】0035
 【補正方法】削除
 【手続補正23】
 【補正対象書類名】明細書
 【補正対象項目名】0036
 【補正方法】削除
 【手続補正24】
 【補正対象書類名】明細書
 【補正対象項目名】0037
 ＊【補正方法】削除

フロントページの続き

(31)優先権主張番号 特願平8-191887

(32)優先日 平成8年7月22日(1996. 7. 22)

(33)優先権主張国 日本(JP)

(72)発明者 石田 隆

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(72)発明者 佐藤 勲

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(72)発明者 竹村 佳也

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(72)発明者 具島 豊治

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(72)発明者 出口 博紀

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(72)発明者 三井 義隆

大阪府門真市大字門真1006番地 松下電器
産業株式会社内